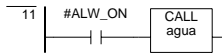


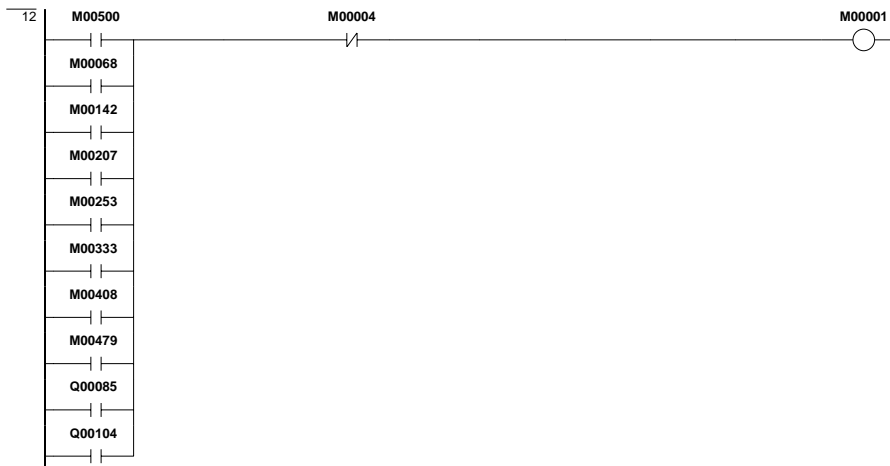
#ALW_ON %S0007

LD Block,'Reloj': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008;
 LD Block,'flujo_1': NOCON 00003, 00006;
 LD Block,'UMA_N': NOCON 00011, 00102, 00198, 00273, 00395, 00510, 00616;
 LD Block,'N_T_ch': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007;
 LD Block,'N_cist': NOCON 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00010, 00011, 00012, 00013, 00014, 00015, 00016;
 LD Block,'cister': NOCON 00020;
 LD Block,'genee': NOCON 00011;
 LD Block,'incend': NOCON 00026, 00032, 00033, 00034, 00036, 00039, 00040, 00041, 00042, 00043, 00044, 00045;
 LD Block,'agua': NOCON 00001, 00002, 00003, 00006, 00007, 00008, 00009, 00010, 00011, 00012, 00020, 00021, 00022, 00031, 00032, 00033;
 LD Block,'_MAIN': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00009, 00010, 00011, 00026, 00030, 00033, 00034, 00035, 00049, 00067, 00068, 00078, 00095, 00096, 00121, 00126, 00128, 00129;



#ALW_ON %S0007

LD Block,'Reloj': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008;
 LD Block,'flujo_1': NOCON 00003, 00006;
 LD Block,'UMA_N': NOCON 00011, 00102, 00198, 00273, 00395, 00510, 00616;
 LD Block,'N_T_ch': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007;
 LD Block,'N_cist': NOCON 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00010, 00011, 00012, 00013, 00014, 00015, 00016;
 LD Block,'cister': NOCON 00020;
 LD Block,'genee': NOCON 00011;
 LD Block,'incend': NOCON 00026, 00032, 00033, 00034, 00036, 00039, 00040, 00041, 00042, 00043, 00044, 00045;
 LD Block,'agua': NOCON 00001, 00002, 00003, 00006, 00007, 00008, 00009, 00010, 00011, 00012, 00020, 00021, 00022, 00031, 00032, 00033;
 LD Block,'_MAIN': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00009, 00010, 00011, 00026, 00030, 00033, 00034, 00035, 00049, 00067, 00068, 00078, 00095, 00096, 00121, 00126, 00128, 00129;



M00500 %M00500

LD Block,'_MAIN': NOCON 00012, 00017, 00018;
 LD Block,'flujo_1': NOCON 00001, 00002, 00004, 00005;

M00004 %M00004

LD Block,'_MAIN': NCCON 00012, 00015, 00016, 00051, 00080; NOCON 00036; COIL 00033;

M00001 %M00001

LD Block,'_MAIN': NOCON 00039, 00043; COIL 00012;

M00068 %M00068

LD Block,'_MAIN': NOCON 00012, 00051, 00060, 00069;
 LD Block,'UMA_N': NOCON 00020, 00021, 00022, 00025, 00031, 00032, 00033, 00034; COIL 00002;

M00142 %M00142

LD Block,'_MAIN': NOCON 00012, 00080, 00092, 00100;
 LD Block,'UMA_N': NOCON 00112, 00113, 00114, 00117, 00123, 00124, 00125, 00126; COIL 00092;

M00207 %M00207

LD Block,'_MAIN': NOCON 00012, 00051, 00062, 00071;
 LD Block,'UMA_N': NOCON 00205, 00206, 00207, 00210, 00216, 00217, 00218, 00219; COIL 00191;

M00253 %M00253

LD Block,'_MAIN': NOCON 00012, 00051, 00063, 00072;
 LD Block,'UMA_N': NOCON 00285, 00286, 00287, 00290, 00296, 00297, 00298, 00299; COIL 00261;

M00333 %M00333

LD Block,'_MAIN': NOCON 00012, 00051, 00064, 00073;
 LD Block,'UMA_N': NOCON 00406, 00407, 00408, 00411, 00417, 00418, 00419, 00420; COIL 00384;

M00408 %M00408

LD Block,'_MAIN': NOCON 00012, 00080, 00089, 00097;
 LD Block,'UMA_N': NOCON 00520, 00521, 00522, 00525, 00531, 00532, 00533, 00534; COIL 00500;

M00479 %M00479

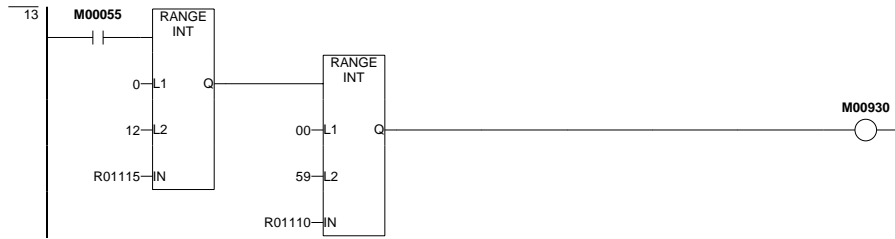
LD Block,'_MAIN': NOCON 00012, 00080, 00090, 00098;
 LD Block,'UMA_N': NOCON 00621, 00622, 00623, 00626, 00632, 00633, 00634, 00635; COIL 00611;

Q00085 %Q00085

LD Block,'_MAIN': NOCON 00012, 00080, 00091, 00099;
LD Block,'UMA_QUI': NOCON 00004, 00005, 00006; COIL 00002;

Q00104 %Q00104

LD Block,'_MAIN': NOCON 00012, 00051, 00061, 00070;
LD Block,'UMA_QUI': NOCON 00029, 00030, 00031; COIL 00027;



M00055 %M00055

LD Block,'_MAIN': NOCON 00013, 00014, 00015, 00016; COIL 00129;

M00930 %M00930

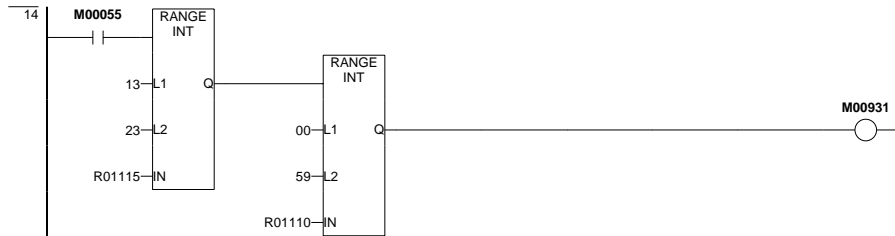
LD Block,'_MAIN': NOCON 00015; COIL 00013;

R01115 %R01115

LD Block,'Reloj': DIV_INT 00005;
LD Block,'_MAIN': RANGE_INT 00013, 00014;
LD Block,'genee': 21 00012;
LD Block,'incend': 19 00037;

R01110 %R01110

LD Block,'Reloj': BCD4_TO_INT 00006;
LD Block,'_MAIN': RANGE_INT 00013, 00014;
LD Block,'genee': 54 00012;
LD Block,'incend': 19 00037;



M00055 %M00055

LD Block,'_MAIN': NOCON 00013, 00014, 00015, 00016; COIL 00129;

M00931 %M00931

LD Block,'_MAIN': NOCON 00016; COIL 00014;

R01115 %R01115

LD Block,'Reloj': DIV_INT 00005;
LD Block,'_MAIN': RANGE_INT 00013, 00014;
LD Block,'genee': 21 00012;
LD Block,'incend': 19 00037;

R01110 %R01110

LD Block,'Reloj': BCD4_TO_INT 00006;
LD Block,'_MAIN': RANGE_INT 00013, 00014;
LD Block,'genee': 54 00012;
LD Block,'incend': 19 00037;



M00930 %M00930

LD Block,'_MAIN': NOCON 00015; COIL 00013;

M00004 %M00004

LD Block,'_MAIN': NCCON 00012, 00015, 00016, 00051, 00080; NOCON 00036; COIL 00033;

Q00034 %Q00034

LD Block,'_MAIN': NCCON 00015; NOCON 00016; COIL 00113;

M00055 %M00055

LD Block,'_MAIN': NOCON 00013, 00014, 00015, 00016; COIL 00129;

M00702 %M00702

LD Block,'fluj_1': NCCON 00002;
LD Block,'_MAIN': NCCON 00015;

M00946 %M00946

LD Block,'_MAIN': NCCON 00015, 00016; COIL 00142;

M00947 %M00947

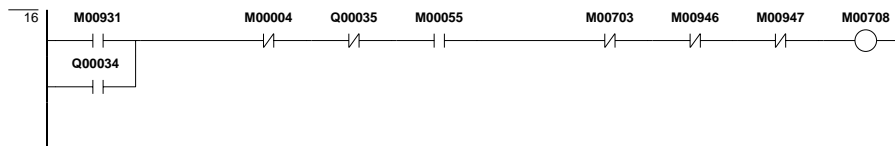
LD Block,'_MAIN': NCCON 00015, 00016; COIL 00143;

M00707 %M00707

LD Block,'_MAIN': NOCON 00017; COIL 00015;
LD Block,'fluj_1': NOCON 00001, 00002;

Q00035 %Q00035

LD Block,'_MAIN': NCCON 00016; NOCON 00015; COIL 00114;



M00931 %M00931
LD Block, '_MAIN': NOCON 00016; COIL 00014;

M00004 %M00004
LD Block, '_MAIN': NCCON 00012, 00015, 00016, 00051, 00080; NOCON 00036; COIL 00033;

Q00035 %Q00035
LD Block, '_MAIN': NCCON 00016; NOCON 00015; COIL 00114;

M00055 %M00055
LD Block, '_MAIN': NOCON 00013, 00014, 00015, 00016; COIL 00129;

M00703 %M00703
LD Block, '_MAIN': NCCON 00016;
LD Block, 'fluj_1': NCCON 00005;

M00946 %M00946
LD Block, '_MAIN': NCCON 00015, 00016; COIL 00142;

M00947 %M00947
LD Block, '_MAIN': NCCON 00015, 00016; COIL 00143;

M00708 %M00708
LD Block, '_MAIN': NOCON 00018; COIL 00016;
LD Block, 'fluj_1': NOCON 00004, 00005;

Q00034 %Q00034
LD Block, '_MAIN': NCCON 00015; NOCON 00016; COIL 00113;



M00707 %M00707
LD Block, '_MAIN': NOCON 00017; COIL 00015;
LD Block, 'fluj_1': NOCON 00001, 00002;

Q00036 %Q00036
LD Block, '_MAIN': NCCON 00017; COIL 00115;

M00700 %M00700
LD Block, '_MAIN': NCCON 00017, 00021; COIL 00026;

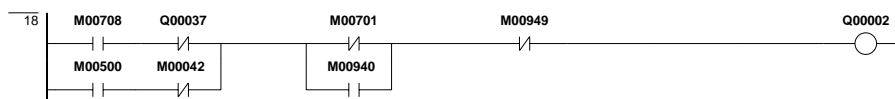
M00949 %M00949
LD Block, '_MAIN': NCCON 00017, 00018;

Q00001 %Q00001
LD Block, '_MAIN': NOCON 00019, 00031, 00164; COIL 00017;

M00500 %M00500
LD Block, '_MAIN': NOCON 00012, 00017, 00018;
LD Block, 'fluj_1': NOCON 00001, 00002, 00004, 00005;

M00041 %M00041
LD Block, '_MAIN': NCCON 00017; NOCON 00113;

M00937 %M00937
LD Block, '_MAIN': NOCON 00017, 00021;
LD Block, 'fluj_1': COIL 00003;



M00708 %M00708
LD Block, '_MAIN': NOCON 00018; COIL 00016;
LD Block, 'fluj_1': NOCON 00004, 00005;

Q00037 %Q00037
LD Block, '_MAIN': NCCON 00018; COIL 00116;

M00701 %M00701
LD Block, '_MAIN': NCCON 00018, 00022; COIL 00030;

M00949 %M00949
LD Block, '_MAIN': NCCON 00017, 00018;

Q00002 %Q00002
LD Block, '_MAIN': NOCON 00020, 00032, 00164; COIL 00018;

M00500 %M00500
LD Block, '_MAIN': NOCON 00012, 00017, 00018;
LD Block, 'fluj_1': NOCON 00001, 00002, 00004, 00005;

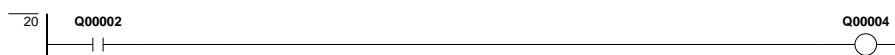
M00042 %M00042
LD Block, '_MAIN': NCCON 00018; NOCON 00114;

M00940 %M00940
LD Block, 'fluj_1': COIL 00006;
LD Block, '_MAIN': NOCON 00018, 00022;



Q00001 %Q00001
LD Block, '_MAIN': NOCON 00019, 00031, 00164; COIL 00017;

Q00003 %Q00003
LD Block, '_MAIN': NOCON 00021; COIL 00019;



Q00002 %Q00002
LD Block, '_MAIN': NOCON 00020, 00032, 00164; COIL 00018;

Q00004 %Q00004

LD Block,'_MAIN': NOCON 00022; COIL 00020;



Q00003 %Q00003

LD Block,'_MAIN': NOCON 00021; COIL 00019;

M00700 %M00700

LD Block,'_MAIN': NCCON 00017, 00021; COIL 00026;

Q00237 %Q00237

LD Block,'_MAIN': COIL 00021;

M00937 %M00937

LD Block,'_MAIN': NOCON 00017, 00021;

LD Block,'flujo_1': COIL 00003;



Q00004 %Q00004

LD Block,'_MAIN': NOCON 00022; COIL 00020;

M00701 %M00701

LD Block,'_MAIN': NCCON 00018, 00022; COIL 00030;

Q00238 %Q00238

LD Block,'_MAIN': COIL 00022;

M00940 %M00940

LD Block,'flujo_1': COIL 00006;

LD Block,'_MAIN': NOCON 00018, 00022;



R00001 %R00001

LD Block,'_MAIN': INT_TO_REAL 00023; GT_INT 00026;

R01220 %R01220

LD Block,'_MAIN': MUL_REAL 00024; INT_TO_REAL 00023;



R01222 %R01222

LD Block,'_MAIN': MUL_REAL 00024; REAL_TO_INT 00025;

R01220 %R01220

LD Block,'_MAIN': MUL_REAL 00024; INT_TO_REAL 00023;



R01222 %R01222

LD Block,'_MAIN': MUL_REAL 00024; REAL_TO_INT 00025;

R01224 %R01224

LD Block,'_MAIN': REAL_TO_INT 00025;



#ALW_ON %S00007

LD Block,'Reloj': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008;

LD Block,'flujo_1': NOCON 00003, 00006;

LD Block,'UMA_N': NOCON 00011, 00102, 00198, 00273, 00395, 00510, 00616;

LD Block,'N_T_ch': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007;

LD Block,'N_cist': NOCON 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00010, 00011, 00012, 00013, 00014, 00015, 00016;

LD Block,'cister': NOCON 00020;

LD Block,'genee': NOCON 00011;

LD Block,'incend': NOCON 00026, 00032, 00033, 00034, 00036, 00039, 00040, 00041, 00042, 00043, 00044, 00045;

LD Block,'agua': NOCON 00001, 00002, 00003, 00006, 00007, 00008, 00009, 00010, 00011, 00012, 00020, 00021, 00022, 00031, 00032, 00033;

LD Block,'_MAIN': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00009, 00010, 00011, 00026, 00030, 00033, 00034, 00035, 00049, 00067, 00068, 00078, 00095, 00096, 00121, 00126, 00128, 00129;

M00700 %M00700

LD Block,'_MAIN': NCCON 00017, 00021; COIL 00026;

R00001 %R00001

LD Block,'_MAIN': INT_TO_REAL 00023; GT_INT 00026;



R00078[21] %R00099
 LD Block, '_MAIN': INT_TO_REAL 00027; GT_INT 00030;
R01225 %R01225
 LD Block, '_MAIN': MUL_REAL 00028; INT_TO_REAL 00027;



R01227 %R01227
 LD Block, '_MAIN': MUL_REAL 00028; REAL_TO_INT 00029;
R01225 %R01225
 LD Block, '_MAIN': MUL_REAL 00028; INT_TO_REAL 00027;



R01227 %R01227
 LD Block, '_MAIN': MUL_REAL 00028; REAL_TO_INT 00029;
R01229 %R01229
 LD Block, '_MAIN': REAL_TO_INT 00029;



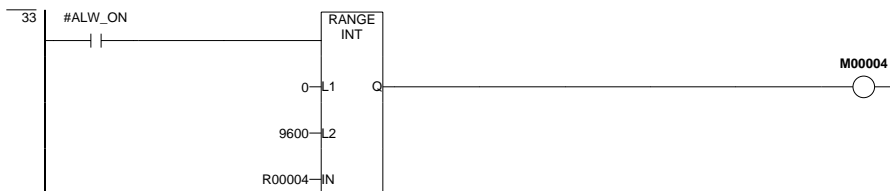
#ALW_ON %S00007
 LD Block, 'Reloj': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008;
 LD Block, 'flujo_1': NOCON 00003, 00006;
 LD Block, 'UMA_N': NOCON 00011, 00102, 00198, 00273, 00395, 00510, 00616;
 LD Block, 'N_T_ch': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007;
 LD Block, 'N_cist': NOCON 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00010, 00011, 00012, 00013, 00014, 00015, 00016;
 LD Block, 'cister': NOCON 00020;
 LD Block, 'genee': NOCON 00011;
 LD Block, 'incend': NOCON 00026, 00032, 00033, 00034, 00036, 00039, 00040, 00041, 00042, 00043, 00044, 00045;
 LD Block, 'agua': NOCON 00001, 00002, 00003, 00006, 00007, 00008, 00009, 00010, 00011, 00012, 00020, 00021, 00022, 00031, 00032, 00033;
 LD Block, '_MAIN': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00009, 00010, 00011, 00026, 00030, 00033, 00034, 00035, 00049, 00067, 00068, 00078, 00095, 00096, 00121, 00126, 00128, 00129;
M00701 %M00701
 LD Block, '_MAIN': NCCON 00018, 00022; COIL 00030;
R00078[21] %R00099
 LD Block, '_MAIN': INT_TO_REAL 00027; GT_INT 00030;



Q00001 %Q00001
 LD Block, '_MAIN': NOCON 00019, 00031, 00164; COIL 00017;
Q00277 %Q00277
 LD Block, '_MAIN': COIL 00031;



Q00002 %Q00002
 LD Block, '_MAIN': NOCON 00020, 00032, 00164; COIL 00018;
Q00278 %Q00278
 LD Block, '_MAIN': COIL 00032;



#ALW_ON %S00007
 LD Block, 'Reloj': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008;
 LD Block, 'flujo_1': NOCON 00003, 00006;
 LD Block, 'UMA_N': NOCON 00011, 00102, 00198, 00273, 00395, 00510, 00616;
 LD Block, 'N_T_ch': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007;
 LD Block, 'N_cist': NOCON 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00010, 00011, 00012, 00013, 00014, 00015, 00016;
 LD Block, 'cister': NOCON 00020;

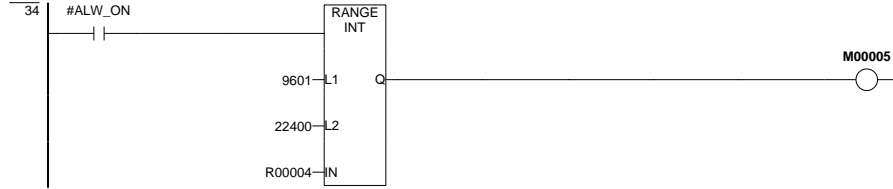
LD Block,'genee': NOCON 00011;
 LD Block,'incend': NOCON 00026, 00032, 00033, 00034, 00036, 00039, 00040, 00041, 00042, 00043, 00044, 00045;
 LD Block,'agua': NOCON 00001, 00002, 00003, 00006, 00007, 00008, 00009, 00010, 00011, 00012, 00020, 00021, 00022, 00031, 00032, 00033;
 LD Block,'_MAIN': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00009, 00010, 00011, 00026, 00030, 00033, 00034, 00035, 00049, 00067, 00068, 00078, 00095, 00096, 00121, 00126, 00128, 00129;

M00004 %M00004

LD Block,'_MAIN': NCCON 00012, 00015, 00016, 00051, 00080; NOCON 00036; COIL 00033;

R00004 %R00004

LD Block,'_MAIN': RANGE_INT 00033, 00034, 00035;
 LD Block,'N_T_ch': INT_TO_REAL 00001;



#ALW_ON %S00007

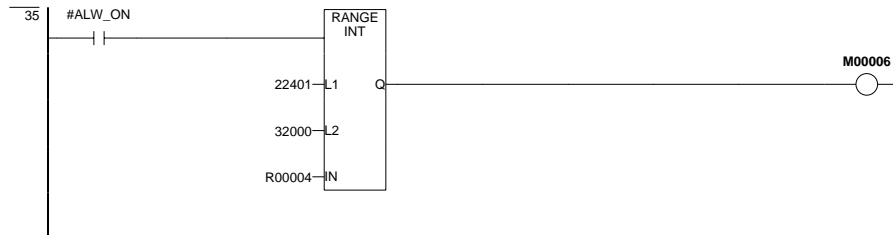
LD Block,'Reloj': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008;
 LD Block,'flujo_1': NOCON 00003, 00006;
 LD Block,'UMA_N': NOCON 00011, 00102, 00198, 00273, 00395, 00510, 00616;
 LD Block,'N_T_ch': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007;
 LD Block,'N_cist': NOCON 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00010, 00011, 00012, 00013, 00014, 00015, 00016;
 LD Block,'cister': NOCON 00020;
 LD Block,'genee': NOCON 00011;
 LD Block,'incend': NOCON 00026, 00032, 00033, 00034, 00036, 00039, 00040, 00041, 00042, 00043, 00044, 00045;
 LD Block,'agua': NOCON 00001, 00002, 00003, 00006, 00007, 00008, 00009, 00010, 00011, 00012, 00020, 00021, 00022, 00031, 00032, 00033;
 LD Block,'_MAIN': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00009, 00010, 00011, 00026, 00030, 00033, 00034, 00035, 00049, 00067, 00068, 00078, 00095, 00096, 00121, 00126, 00128, 00129;

M00005 %M00005

LD Block,'_MAIN': NOCON 00037; COIL 00034;

R00004 %R00004

LD Block,'_MAIN': RANGE_INT 00033, 00034, 00035;
 LD Block,'N_T_ch': INT_TO_REAL 00001;



#ALW_ON %S00007

LD Block,'Reloj': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008;
 LD Block,'flujo_1': NOCON 00003, 00006;
 LD Block,'UMA_N': NOCON 00011, 00102, 00198, 00273, 00395, 00510, 00616;
 LD Block,'N_T_ch': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007;
 LD Block,'N_cist': NOCON 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00010, 00011, 00012, 00013, 00014, 00015, 00016;
 LD Block,'cister': NOCON 00020;
 LD Block,'genee': NOCON 00011;
 LD Block,'incend': NOCON 00026, 00032, 00033, 00034, 00036, 00039, 00040, 00041, 00042, 00043, 00044, 00045;
 LD Block,'agua': NOCON 00001, 00002, 00003, 00006, 00007, 00008, 00009, 00010, 00011, 00012, 00020, 00021, 00022, 00031, 00032, 00033;
 LD Block,'_MAIN': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00009, 00010, 00011, 00026, 00030, 00033, 00034, 00035, 00049, 00067, 00068, 00078, 00095, 00096, 00121, 00126, 00128, 00129;

M00006 %M00006

LD Block,'_MAIN': NOCON 00038; COIL 00035;

R00004 %R00004

LD Block,'_MAIN': RANGE_INT 00033, 00034, 00035;
 LD Block,'N_T_ch': INT_TO_REAL 00001;



M00004 %M00004

LD Block,'_MAIN': NCCON 00012, 00015, 00016, 00051, 00080; NOCON 00036; COIL 00033;

Q00031 %Q00031

LD Block,'_MAIN': COIL 00036;



M00005 %M00005

LD Block, '_MAIN': NOCON 00037; COIL 00034;
Q00032 %Q00032
 LD Block, '_MAIN': COIL 00037;



M00006 %M00006
 LD Block, '_MAIN': NOCON 00038; COIL 00035;
Q00033 %Q00033
 LD Block, '_MAIN': COIL 00038;



M00001 %M00001
 LD Block, '_MAIN': NOCON 00039, 00043; COIL 00012;
M00501 %M00501
 LD Block, '_MAIN': NCCON 00039; NOCON 00052; COIL 00049;
M00009 %M00009
 LD Block, '_MAIN': NCCON 00052, 00058, 00059; NOCON 00105; COIL 00039;
R00037[13] %R00050
 LD Block, '_MAIN': INT_TO_REAL 00040; RANGE_INT 00039;



R00037[13] %R00050
 LD Block, '_MAIN': INT_TO_REAL 00040; RANGE_INT 00039;
R01230 %R01230
 LD Block, '_MAIN': MUL_REAL 00041; INT_TO_REAL 00040;



R01232 %R01232
 LD Block, '_MAIN': MUL_REAL 00041; REAL_TO_INT 00042;
R01230 %R01230
 LD Block, '_MAIN': MUL_REAL 00041; INT_TO_REAL 00040;



R01232 %R01232
 LD Block, '_MAIN': MUL_REAL 00041; REAL_TO_INT 00042;
R01234 %R01234
 LD Block, '_MAIN': REAL_TO_INT 00042;



M00001 %M00001
 LD Block, '_MAIN': NOCON 00039, 00043; COIL 00012;
M00010 %M00010
 LD Block, '_MAIN': NCCON 00081, 00087, 00088; NOCON 00106; COIL 00043;
R00037[17] %R00054
 LD Block, '_MAIN': INT_TO_REAL 00044; RANGE_INT 00043;



R00037[17] %R00054
 LD Block, '_MAIN': INT_TO_REAL 00044; RANGE_INT 00043;
R01235 %R01235
 LD Block, '_MAIN': MUL_REAL 00045; INT_TO_REAL 00044;



R01237 %R01237

LD Block,'_MAIN': MUL_REAL 00045; REAL_TO_INT 00046;

R01235 %R01235

LD Block,'_MAIN': MUL_REAL 00045; INT_TO_REAL 00044;

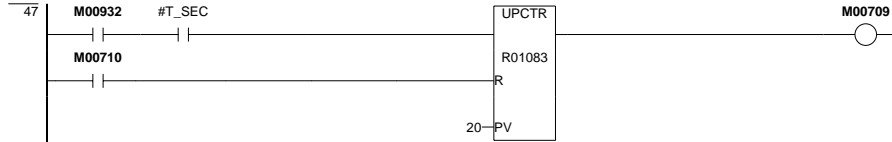


R01237 %R01237

LD Block,'_MAIN': MUL_REAL 00045; REAL_TO_INT 00046;

R01239 %R01239

LD Block,'_MAIN': REAL_TO_INT 00046;



M00932 %M00932

LD Block,'_MAIN': NOCON 00047, 00048, 00052; COIL 00051;

#T_SEC %S00005

LD Block,'_MAIN': NCCON 00168; NOCON 00047, 00076;

LD Block,'flujo_1': NOCON 00001, 00004;

LD Block,'cister': NOCON 00011, 00023;

LD Block,'genee': NOCON 00015;

R01083 %R01083

LD Block,'_MAIN': UPCTR 00047; RANGE_INT 00049;

M00709 %M00709

LD Block,'_MAIN': NOCON 00048; COIL 00047;

M00710 %M00710

LD Block,'_MAIN': NOCON 00047, 00048; COIL 00048;



M00709 %M00709

LD Block,'_MAIN': NOCON 00048; COIL 00047;

M00932 %M00932

LD Block,'_MAIN': NOCON 00047, 00048, 00052; COIL 00051;

M00704 %M00704

LD Block,'_MAIN': NCCON 00048; NOCON 00142; COIL 00140;

M00710 %M00710

LD Block,'_MAIN': NOCON 00047, 00048; COIL 00048;



#ALW_ON %S00007

LD Block,'Reloj': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008;

LD Block,'flujo_1': NOCON 00003, 00006;

LD Block,'UMA_N': NOCON 00011, 00102, 00198, 00273, 00395, 00510, 00616;

LD Block,'N_T_ch': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007;

LD Block,'N_cist': NOCON 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00010, 00011, 00012, 00013, 00014, 00015, 00016;

LD Block,'cister': NOCON 00020;

LD Block,'genee': NOCON 00011;

LD Block,'incend': NOCON 00026, 00032, 00033, 00034, 00036, 00039, 00040, 00041, 00042, 00043, 00044, 00045;

LD Block,'agua': NOCON 00001, 00002, 00003, 00006, 00007, 00008, 00009, 00010, 00011, 00012, 00020, 00021, 00022, 00031, 00032, 00033;

LD Block,'_MAIN': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00009, 00010, 00011, 00026, 00030, 00033, 00034, 00035, 00049, 00067, 00068, 00078, 00095, 00096, 00121, 00126, 00128, 00129;

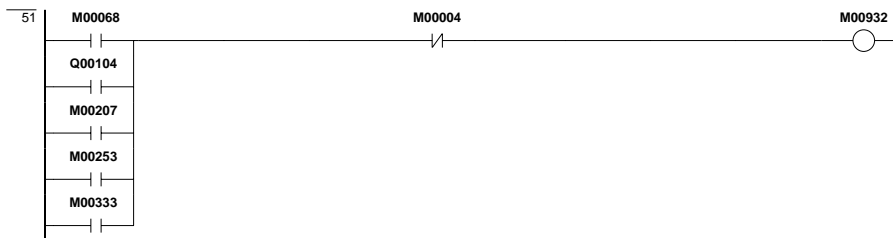
M00501 %M00501

LD Block,'_MAIN': NCCON 00039; NOCON 00052; COIL 00049;

R01083[0] %R01083

LD Block,'_MAIN': RANGE_INT 00049;

50 BOMBA 3,4



M00068 %M00068
 LD Block, '_MAIN': NOCON 00012, 00051, 00060, 00069;
 LD Block, 'UMA_N': NOCON 00020, 00021, 00022, 00025, 00031, 00032, 00033, 00034; COIL 00002;

M00004 %M00004
 LD Block, '_MAIN': NCCON 00012, 00015, 00016, 00051, 00080; NOCON 00036; COIL 00033;

M00932 %M00932
 LD Block, '_MAIN': NOCON 00047, 00048, 00052; COIL 00051;

Q00104 %Q00104
 LD Block, '_MAIN': NOCON 00012, 00051, 00061, 00070;
 LD Block, 'UMA_QUI': NOCON 00029, 00030, 00031; COIL 00027;

M00207 %M00207
 LD Block, '_MAIN': NOCON 00012, 00051, 00062, 00071;
 LD Block, 'UMA_N': NOCON 00205, 00206, 00207, 00210, 00216, 00217, 00218, 00219; COIL 00191;

M00253 %M00253
 LD Block, '_MAIN': NOCON 00012, 00051, 00063, 00072;
 LD Block, 'UMA_N': NOCON 00285, 00286, 00287, 00290, 00296, 00297, 00298, 00299; COIL 00261;

M00333 %M00333
 LD Block, '_MAIN': NOCON 00012, 00051, 00064, 00073;
 LD Block, 'UMA_N': NOCON 00406, 00407, 00408, 00411, 00417, 00418, 00419, 00420; COIL 00384;



M00932 %M00932
 LD Block, '_MAIN': NOCON 00047, 00048, 00052; COIL 00051;

M00009 %M00009
 LD Block, '_MAIN': NCCON 00052, 00058, 00059; NOCON 00105; COIL 00039;

M00047 %M00047
 LD Block, '_MAIN': NOCON 00056, 00057, 00058; COIL 00052;

M00501 %M00501
 LD Block, '_MAIN': NCCON 00039; NOCON 00052; COIL 00049;



M00037 %M00037
 LD Block, '_MAIN': NCCON 00056, 00058; NOCON 00053, 00057, 00109, 00140;

M00048 %M00048
 LD Block, '_MAIN': NCCON 00054; NOCON 00054, 00055; COIL 00053;

M00007 %M00007
 LD Block, '_MAIN': NCCON 00056; NOCON 00053, 00057, 00103, 00134;



M00048 %M00048
 LD Block, '_MAIN': NCCON 00054; NOCON 00054, 00055; COIL 00053;

R00037 %R00037
 LD Block, '_MAIN': OFDT_TENTHS 00055, 00084; ONDTR_TENTHS 00054; INT_TO_REAL 00040, 00044; SUB_INT 00075, 00075; ADD_INT 00066, 00066; RANGE_INT 00039, 00043; MOVE_INT 00067, 00068;

M00021 %M00021
 LD Block, '_MAIN': NOCON 00059; COIL 00054;



M00048 %M00048
 LD Block, '_MAIN': NCCON 00054; NOCON 00054, 00055; COIL 00053;

R00037[32] %R00069
 LD Block, '_MAIN': OFDT_TENTHS 00055;

M00022 %M00022
 LD Block, '_MAIN': NCCON 00058; COIL 00055;



M00047 %M00047
 LD Block, '_MAIN': NOCON 00056, 00057, 00058; COIL 00052;

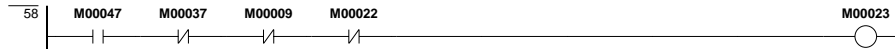
M00037 %M00037
 LD Block, '_MAIN': NCCON 00056, 00058; NOCON 00053, 00057, 00109, 00140;

M00007 %M00007

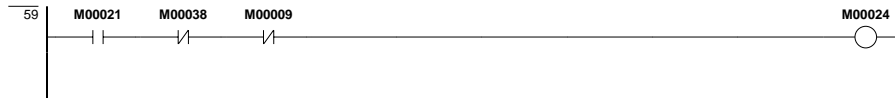
LD Block,'_MAIN': NCCON 00056; NOCON 00053, 00057, 00103, 00134;
Q00013 %Q00013
LD Block,'_MAIN': NCCON 00143; COIL 00056;



M00037 %M00037
LD Block,'_MAIN': NCCON 00056, 00058; NOCON 00053, 00057, 00109, 00140;
M00038 %M00038
LD Block,'_MAIN': NCCON 00057, 00059; NOCON 00110, 00140;
M00008 %M00008
LD Block,'_MAIN': NCCON 00057; NOCON 00104, 00135;
M00047 %M00047
LD Block,'_MAIN': NOCON 00056, 00057, 00058; COIL 00052;
Q00014 %Q00014
LD Block,'_MAIN': NCCON 00143; COIL 00057;
M00007 %M00007
LD Block,'_MAIN': NCCON 00056; NOCON 00053, 00057, 00103, 00134;



M00047 %M00047
LD Block,'_MAIN': NOCON 00056, 00057, 00058; COIL 00052;
M00037 %M00037
LD Block,'_MAIN': NCCON 00056, 00058; NOCON 00053, 00057, 00109, 00140;
M00009 %M00009
LD Block,'_MAIN': NCCON 00052, 00058, 00059; NOCON 00105; COIL 00039;
M00022 %M00022
LD Block,'_MAIN': NCCON 00058; COIL 00055;
M00023 %M00023
LD Block,'_MAIN': NOCON 00067; COIL 00058;



M00021 %M00021
LD Block,'_MAIN': NOCON 00059; COIL 00054;
M00038 %M00038
LD Block,'_MAIN': NCCON 00057, 00059; NOCON 00110, 00140;
M00009 %M00009
LD Block,'_MAIN': NCCON 00052, 00058, 00059; NOCON 00105; COIL 00039;
M00024 %M00024
LD Block,'_MAIN': NOCON 00068; COIL 00059;



M00068 %M00068
LD Block,'_MAIN': NOCON 00012, 00051, 00060, 00069;
LD Block,'UMA_N': NOCON 00020, 00021, 00022, 00025, 00031, 00032, 00033, 00034; COIL 00002;
M00890 %M00890
LD Block,'_MAIN': POSCOIL 00060; NOCON 00065;



Q00104 %Q00104
LD Block,'_MAIN': NOCON 00012, 00051, 00061, 00070;
LD Block,'UMA QUI': NOCON 00029, 00030, 00031; COIL 00027;
M00891 %M00891
LD Block,'_MAIN': POSCOIL 00061; NOCON 00065;



M00207 %M00207
LD Block,'_MAIN': NOCON 00012, 00051, 00062, 00071;
LD Block,'UMA_N': NOCON 00205, 00206, 00207, 00210, 00216, 00217, 00218, 00219; COIL 00191;
M00892 %M00892
LD Block,'_MAIN': POSCOIL 00062; NOCON 00065;



M00253 %M00253
LD Block,'_MAIN': NOCON 00012, 00051, 00063, 00072;
LD Block,'UMA_N': NOCON 00285, 00286, 00287, 00290, 00296, 00297, 00298, 00299; COIL 00261;
M00893 %M00893
LD Block,'_MAIN': POSCOIL 00063; NOCON 00065;



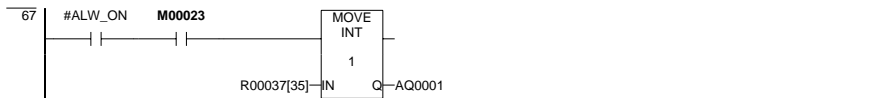
M00333 %M00333
LD Block,'_MAIN': NOCON 00012, 00051, 00064, 00073;
LD Block,'UMA_N': NOCON 00406, 00407, 00408, 00411, 00417, 00418, 00419, 00420; COIL 00384;
M00894 %M00894
LD Block,'_MAIN': POSCOIL 00064; NOCON 00065;



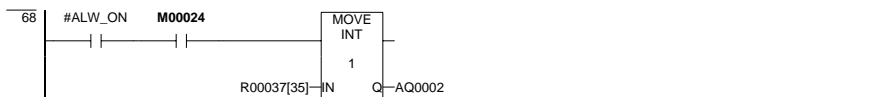
M00890 %M00890
LD Block,'_MAIN': POSCOIL 00060; NOCON 00065;
M00899 %M00899
LD Block,'_MAIN': NOCON 00066; COIL 00065;
M00891 %M00891
LD Block,'_MAIN': POSCOIL 00061; NOCON 00065;
M00892 %M00892
LD Block,'_MAIN': POSCOIL 00062; NOCON 00065;
M00893 %M00893
LD Block,'_MAIN': POSCOIL 00063; NOCON 00065;
M00894 %M00894
LD Block,'_MAIN': POSCOIL 00064; NOCON 00065;



M00899 %M00899
LD Block,'_MAIN': NOCON 00066; COIL 00065;
R00037[35] %R00072
LD Block,'_MAIN': SUB_INT 00075, 00075; ADD_INT 00066, 00066; MOVE_INT 00067, 00068;



#ALW_ON %S00007
LD Block,'Reloj': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008;
LD Block,'flujo_1': NOCON 00003, 00006;
LD Block,'UMA_N': NOCON 00011, 00102, 00198, 00273, 00395, 00510, 00616;
LD Block,'N_T_ch': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007;
LD Block,'N_cist': NOCON 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00010, 00011, 00012, 00013, 00014, 00015, 00016;
LD Block,'cister': NOCON 00020;
LD Block,'genee': NOCON 00011;
LD Block,'incend': NOCON 00026, 00032, 00033, 00034, 00036, 00039, 00040, 00041, 00042, 00043, 00044, 00045;
LD Block,'agua': NOCON 00001, 00002, 00003, 00006, 00007, 00008, 00009, 00010, 00011, 00012, 00020, 00021, 00022, 00031, 00032, 00033;
LD Block,'_MAIN': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00009, 00010, 00011, 00026, 00030, 00033, 00034, 00035, 00049, 00067, 00068, 00078, 00095, 00096, 00121, 00126, 00128, 00129;
M00023 %M00023
LD Block,'_MAIN': NOCON 00067; COIL 00058;
R00037[35] %R00072
LD Block,'_MAIN': SUB_INT 00075, 00075; ADD_INT 00066, 00066; MOVE_INT 00067, 00068;
AQ0001 %AQ0001
LD Block,'_MAIN': MOVE_INT 00067;



#ALW_ON %S00007
LD Block,'Reloj': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008;
LD Block,'flujo_1': NOCON 00003, 00006;
LD Block,'UMA_N': NOCON 00011, 00102, 00198, 00273, 00395, 00510, 00616;
LD Block,'N_T_ch': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007;
LD Block,'N_cist': NOCON 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00010, 00011, 00012, 00013, 00014, 00015, 00016;
LD Block,'cister': NOCON 00020;
LD Block,'genee': NOCON 00011;
LD Block,'incend': NOCON 00026, 00032, 00033, 00034, 00036, 00039, 00040, 00041, 00042, 00043, 00044, 00045;
LD Block,'agua': NOCON 00001, 00002, 00003, 00006, 00007, 00008, 00009, 00010, 00011, 00012, 00020, 00021, 00022, 00031, 00032, 00033;
LD Block,'_MAIN': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00009, 00010, 00011, 00026, 00030, 00033, 00034, 00035, 00049, 00067, 00068, 00078, 00095, 00096, 00121, 00126, 00128, 00129;
M00024 %M00024
LD Block,'_MAIN': NOCON 00068; COIL 00059;
R00037[35] %R00072
LD Block,'_MAIN': SUB_INT 00075, 00075; ADD_INT 00066, 00066; MOVE_INT 00067, 00068;
AQ0002 %AQ0002

LD Block,'_MAIN': MOVE_INT 00068;



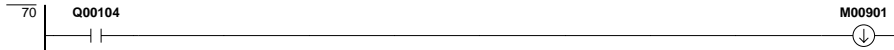
M00068 %M00068

LD Block,'_MAIN': NOCON 00012, 00051, 00060, 00069;

LD Block,'UMA_N': NOCON 00020, 00021, 00022, 00025, 00031, 00032, 00033, 00034; COIL 00002;

M00900 %M00900

LD Block,'_MAIN': NEGCOIL 00069; NOCON 00074;



Q00104 %Q00104

LD Block,'_MAIN': NOCON 00012, 00051, 00061, 00070;

LD Block,'UMA_QUI': NOCON 00029, 00030, 00031; COIL 00027;

M00901 %M00901

LD Block,'_MAIN': NEGCOIL 00070; NOCON 00074;



M00207 %M00207

LD Block,'_MAIN': NOCON 00012, 00051, 00062, 00071;

LD Block,'UMA_N': NOCON 00205, 00206, 00207, 00210, 00216, 00217, 00218, 00219; COIL 00191;

M00902 %M00902

LD Block,'_MAIN': NEGCOIL 00071; NOCON 00074;



M00253 %M00253

LD Block,'_MAIN': NOCON 00012, 00051, 00063, 00072;

LD Block,'UMA_N': NOCON 00285, 00286, 00287, 00290, 00296, 00297, 00298, 00299; COIL 00261;

M00903 %M00903

LD Block,'_MAIN': NEGCOIL 00072; NOCON 00074;



M00333 %M00333

LD Block,'_MAIN': NOCON 00012, 00051, 00064, 00073;

LD Block,'UMA_N': NOCON 00406, 00407, 00408, 00411, 00417, 00418, 00419, 00420; COIL 00384;

M00904 %M00904

LD Block,'_MAIN': NEGCOIL 00073; NOCON 00074;



M00900 %M00900

LD Block,'_MAIN': NEGCOIL 00069; NOCON 00074;

M00909 %M00909

LD Block,'_MAIN': NOCON 00075; COIL 00074;

M00901 %M00901

LD Block,'_MAIN': NEGCOIL 00070; NOCON 00074;

M00902 %M00902

LD Block,'_MAIN': NEGCOIL 00071; NOCON 00074;

M00903 %M00903

LD Block,'_MAIN': NEGCOIL 00072; NOCON 00074;

M00904 %M00904

LD Block,'_MAIN': NEGCOIL 00073; NOCON 00074;

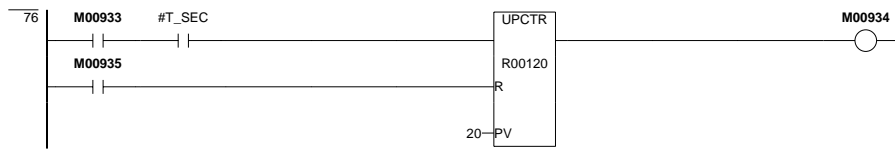


M00909 %M00909

LD Block,'_MAIN': NOCON 00075; COIL 00074;

R00037[35] %R00072

LD Block,'_MAIN': SUB_INT 00075, 00075; ADD_INT 00066, 00066; MOVE_INT 00067, 00068;



M00933 %M00933
 LD Block,'_MAIN': NOCON 00076, 00077, 00081; COIL 00080;

#T_SEC %S00005
 LD Block,'_MAIN': NCCON 00168; NOCON 00047, 00076;
 LD Block,'flujo_1': NOCON 00001, 00004;
 LD Block,'cister': NOCON 00011, 00023;
 LD Block,'genee': NOCON 00015;

R00120 %R00120
 LD Block,'_MAIN': UPCTR 00076; RANGE_INT 00078;

M00934 %M00934
 LD Block,'_MAIN': NOCON 00077; COIL 00076;

M00935 %M00935
 LD Block,'_MAIN': NOCON 00076, 00077; COIL 00077;



M00934 %M00934
 LD Block,'_MAIN': NOCON 00077; COIL 00076;

M00933 %M00933
 LD Block,'_MAIN': NOCON 00076, 00077, 00081; COIL 00080;

M00705 %M00705
 LD Block,'_MAIN': NCCON 00077; NOCON 00142; COIL 00141;

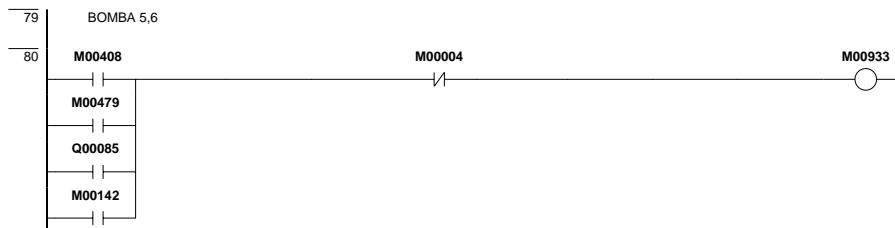
M00935 %M00935
 LD Block,'_MAIN': NOCON 00076, 00077; COIL 00077;



#ALW_ON %S00007
 LD Block,'Reloj': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008;
 LD Block,'flujo_1': NOCON 00003, 00006;
 LD Block,'UMA_N': NOCON 00011, 00102, 00198, 00273, 00395, 00510, 00616;
 LD Block,'N_T_ch': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007;
 LD Block,'N_cist': NOCON 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00010, 00011, 00012, 00013, 00014, 00015, 00016;
 LD Block,'cister': NOCON 00020;
 LD Block,'genee': NOCON 00011;
 LD Block,'incend': NOCON 00026, 00032, 00033, 00034, 00036, 00039, 00040, 00041, 00042, 00043, 00044, 00045;
 LD Block,'agua': NOCON 00001, 00002, 00003, 00006, 00007, 00008, 00009, 00010, 00011, 00012, 00020, 00021, 00022, 00031, 00032, 00033;
 LD Block,'_MAIN': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00009, 00010, 00011, 00026, 00030, 00033, 00034, 00035, 00049, 00067, 00068, 00078, 00095, 00096, 00121, 00126, 00128, 00129;

M00936 %M00936
 LD Block,'_MAIN': NOCON 00081; COIL 00078;

R00120 %R00120
 LD Block,'_MAIN': UPCTR 00076; RANGE_INT 00078;



M00408 %M00408
 LD Block,'_MAIN': NOCON 00012, 00080, 00089, 00097;
 LD Block,'UMA_N': NOCON 00520, 00521, 00522, 00525, 00531, 00532, 00533, 00534; COIL 00500;

M00004 %M00004
 LD Block,'_MAIN': NCCON 00012, 00015, 00016, 00051, 00080; NOCON 00036; COIL 00033;

M00933 %M00933
 LD Block,'_MAIN': NOCON 00076, 00077, 00081; COIL 00080;

M00479 %M00479
 LD Block,'_MAIN': NOCON 00012, 00080, 00090, 00098;
 LD Block,'UMA_N': NOCON 00621, 00622, 00623, 00626, 00632, 00633, 00634, 00635; COIL 00611;

Q00085 %Q00085
 LD Block,'_MAIN': NOCON 00012, 00080, 00091, 00099;
 LD Block,'UMA QUI': NOCON 00004, 00005, 00006; COIL 00002;

M00142 %M00142
 LD Block,'_MAIN': NOCON 00012, 00080, 00092, 00100;

LD Block,'UMA_N': NOCON 00112, 00113, 00114, 00117, 00123, 00124, 00125, 00126; COIL 00092;



M00933 %M00933
LD Block,'_MAIN': NOCON 00076, 00077, 00081; COIL 00080;

M00010 %M00010
LD Block,'_MAIN': NCCON 00081, 00087, 00088; NOCON 00106; COIL 00043;

M00045 %M00045
LD Block,'_MAIN': NOCON 00085, 00086, 00087; COIL 00081;

M00936 %M00936
LD Block,'_MAIN': NOCON 00081; COIL 00078;



M00039 %M00039
LD Block,'_MAIN': NCCON 00085, 00087; NOCON 00082, 00086, 00111, 00141;

M00046 %M00046
LD Block,'_MAIN': NCCON 00083; NOCON 00083, 00084; COIL 00082;

M00015 %M00015
LD Block,'_MAIN': NCCON 00085; NOCON 00082, 00086, 00136;



M00046 %M00046
LD Block,'_MAIN': NCCON 00083; NOCON 00083, 00084; COIL 00082;

R00078[03] %R00081
LD Block,'_MAIN': ONDTR_TENTHS 00083;

M00033 %M00033
LD Block,'_MAIN': NOCON 00088; COIL 00083;



M00046 %M00046
LD Block,'_MAIN': NCCON 00083; NOCON 00083, 00084; COIL 00082;

R00037[23] %R00060
LD Block,'_MAIN': OFDT_TENTHS 00084;

M00034 %M00034
LD Block,'_MAIN': NCCON 00087; COIL 00084;



M00045 %M00045
LD Block,'_MAIN': NOCON 00085, 00086, 00087; COIL 00081;

M00039 %M00039
LD Block,'_MAIN': NCCON 00085, 00087; NOCON 00082, 00086, 00111, 00141;

M00015 %M00015
LD Block,'_MAIN': NCCON 00085; NOCON 00082, 00086, 00136;

Q00015 %Q00015
LD Block,'_MAIN': NCCON 00143; COIL 00085;



M00039 %M00039
LD Block,'_MAIN': NCCON 00085, 00087; NOCON 00082, 00086, 00111, 00141;

M00040 %M00040
LD Block,'_MAIN': NCCON 00086, 00088; NOCON 00112, 00141;

M00011 %M00011
LD Block,'_MAIN': NCCON 00086; NOCON 00107, 00137;

M00045 %M00045
LD Block,'_MAIN': NOCON 00085, 00086, 00087; COIL 00081;

Q00016 %Q00016
LD Block,'_MAIN': NCCON 00143; COIL 00086;

M00015 %M00015
LD Block,'_MAIN': NCCON 00085; NOCON 00082, 00086, 00136;



M00045 %M00045
LD Block,'_MAIN': NOCON 00085, 00086, 00087; COIL 00081;

M00039 %M00039
LD Block,'_MAIN': NCCON 00085, 00087; NOCON 00082, 00086, 00111, 00141;

M00010 %M00010
LD Block,'_MAIN': NCCON 00081, 00087, 00088; NOCON 00106; COIL 00043;

M00034 %M00034
LD Block,'_MAIN': NCCON 00087; COIL 00084;

M00035 %M00035
LD Block,'_MAIN': NOCON 00095; COIL 00087;



M00033 %M00033
LD Block,'_MAIN': NOCON 00088; COIL 00083;

M00040 %M00040
LD Block,'_MAIN': NCCON 00086, 00088; NOCON 00112, 00141;

M00010 %M00010
LD Block,'_MAIN': NCCON 00081, 00087, 00088; NOCON 00106; COIL 00043;

M00036 %M00036
LD Block,'_MAIN': NOCON 00096; COIL 00088;



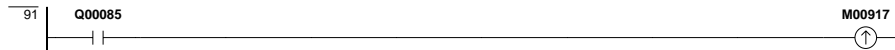
M00408 %M00408
LD Block,'_MAIN': NOCON 00012, 00080, 00089, 00097;
LD Block,'UMA_N': NOCON 00520, 00521, 00522, 00525, 00531, 00532, 00533, 00534; COIL 00500;

M00915 %M00915
LD Block,'_MAIN': POSCOIL 00089; NOCON 00093;



M00479 %M00479
LD Block,'_MAIN': NOCON 00012, 00080, 00090, 00098;
LD Block,'UMA_N': NOCON 00621, 00622, 00623, 00626, 00632, 00633, 00634, 00635; COIL 00611;

M00916 %M00916
LD Block,'_MAIN': POSCOIL 00090; NOCON 00093;



Q00085 %Q00085
LD Block,'_MAIN': NOCON 00012, 00080, 00091, 00099;
LD Block,'UMA_QUI': NOCON 00004, 00005, 00006; COIL 00002;

M00917 %M00917
LD Block,'_MAIN': POSCOIL 00091; NOCON 00093;



M00142 %M00142
LD Block,'_MAIN': NOCON 00012, 00080, 00092, 00100;
LD Block,'UMA_N': NOCON 00112, 00113, 00114, 00117, 00123, 00124, 00125, 00126; COIL 00092;

M00918 %M00918
LD Block,'_MAIN': POSCOIL 00092; NOCON 00093;



M00910 %M00910
LD Block,'_MAIN': NOCON 00093;

M00919 %M00919
LD Block,'_MAIN': NOCON 00094; COIL 00093;

M00915 %M00915
LD Block,'_MAIN': POSCOIL 00089; NOCON 00093;

M00916 %M00916
LD Block,'_MAIN': POSCOIL 00090; NOCON 00093;

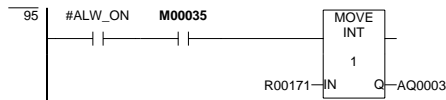
M00917 %M00917
LD Block,'_MAIN': POSCOIL 00091; NOCON 00093;

M00918 %M00918
LD Block,'_MAIN': POSCOIL 00092; NOCON 00093;



M00919 %M00919
LD Block,'_MAIN': NOCON 00094; COIL 00093;

R00171 %R00171
LD Block,'_MAIN': SUB_INT 00102, 00102; ADD_INT 00094, 00094; MOVE_INT 00095, 00096;



#ALW_ON %S00007

LD Block,'Reloj': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008;
 LD Block,'flujo_1': NOCON 00003, 00006;
 LD Block,'UMA_N': NOCON 00011, 00102, 00198, 00273, 00395, 00510, 00616;
 LD Block,'N_T_ch': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007;
 LD Block,'N_cist': NOCON 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00010, 00011, 00012, 00013, 00014, 00015, 00016;
 LD Block,'cister': NOCON 00020;
 LD Block,'genee': NOCON 00011;
 LD Block,'incend': NOCON 00026, 00032, 00033, 00034, 00036, 00039, 00040, 00041, 00042, 00043, 00044, 00045;
 LD Block,'agua': NOCON 00001, 00002, 00003, 00006, 00007, 00008, 00009, 00010, 00011, 00012, 00020, 00021, 00022, 00031, 00032, 00033;
 LD Block,'_MAIN': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00009, 00010, 00011, 00026, 00030, 00033, 00034, 00035, 00049, 00067, 00068, 00078, 00095, 00096, 00121, 00126, 00128, 00129;

M00035 %M00035

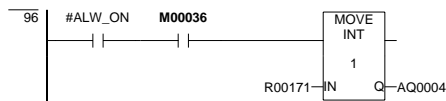
LD Block,'_MAIN': NOCON 00095; COIL 00087;

R00171 %R00171

LD Block,'_MAIN': SUB_INT 00102, 00102; ADD_INT 00094, 00094; MOVE_INT 00095, 00096;

AQ0003 %AQ0003

LD Block,'_MAIN': MOVE_INT 00095;



#ALW_ON %S00007

LD Block,'Reloj': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008;
 LD Block,'flujo_1': NOCON 00003, 00006;
 LD Block,'UMA_N': NOCON 00011, 00102, 00198, 00273, 00395, 00510, 00616;
 LD Block,'N_T_ch': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007;
 LD Block,'N_cist': NOCON 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00010, 00011, 00012, 00013, 00014, 00015, 00016;
 LD Block,'cister': NOCON 00020;
 LD Block,'genee': NOCON 00011;
 LD Block,'incend': NOCON 00026, 00032, 00033, 00034, 00036, 00039, 00040, 00041, 00042, 00043, 00044, 00045;
 LD Block,'agua': NOCON 00001, 00002, 00003, 00006, 00007, 00008, 00009, 00010, 00011, 00012, 00020, 00021, 00022, 00031, 00032, 00033;
 LD Block,'_MAIN': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00009, 00010, 00011, 00026, 00030, 00033, 00034, 00035, 00049, 00067, 00068, 00078, 00095, 00096, 00121, 00126, 00128, 00129;

M00036 %M00036

LD Block,'_MAIN': NOCON 00096; COIL 00088;

R00171 %R00171

LD Block,'_MAIN': SUB_INT 00102, 00102; ADD_INT 00094, 00094; MOVE_INT 00095, 00096;

AQ0004 %AQ0004

LD Block,'_MAIN': MOVE_INT 00096;



M00408 %M00408

LD Block,'_MAIN': NOCON 00012, 00080, 00089, 00097;
 LD Block,'UMA_N': NOCON 00520, 00521, 00522, 00525, 00531, 00532, 00533, 00534; COIL 00500;

M00925 %M00925

LD Block,'_MAIN': NEGCOIL 00097; NOCON 00101;



M00479 %M00479

LD Block,'_MAIN': NOCON 00012, 00080, 00090, 00098;
 LD Block,'UMA_N': NOCON 00621, 00622, 00623, 00626, 00632, 00633, 00634, 00635; COIL 00611;

M00926 %M00926

LD Block,'_MAIN': NEGCOIL 00098; NOCON 00101;

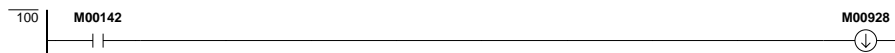


Q00085 %Q00085

LD Block,'_MAIN': NOCON 00012, 00080, 00091, 00099;
 LD Block,'UMA QUI': NOCON 00004, 00005, 00006; COIL 00002;

M00927 %M00927

LD Block,'_MAIN': NEGCOIL 00099; NOCON 00101;



M00142 %M00142

LD Block,'_MAIN': NOCON 00012, 00080, 00092, 00100;
 LD Block,'UMA_N': NOCON 00112, 00113, 00114, 00117, 00123, 00124, 00125, 00126; COIL 00092;

M00928 %M00928

LD Block,'_MAIN': NEGCOIL 00100; NOCON 00101;



M00920 %M00920
 LD Block,'_MAIN': NOCON 00101;
M00929 %M00929
 LD Block,'_MAIN': NOCON 00102; COIL 00101;
M00925 %M00925
 LD Block,'_MAIN': NEGCOIL 00097; NOCON 00101;
M00926 %M00926
 LD Block,'_MAIN': NEGCOIL 00098; NOCON 00101;
M00927 %M00927
 LD Block,'_MAIN': NEGCOIL 00099; NOCON 00101;
M00928 %M00928
 LD Block,'_MAIN': NEGCOIL 00100; NOCON 00101;



M00929 %M00929
 LD Block,'_MAIN': NOCON 00102; COIL 00101;
R00171 %R00171
 LD Block,'_MAIN': SUB_INT 00102, 00102; ADD_INT 00094, 00094; MOVE_INT 00095, 00096;



M00007 %M00007
 LD Block,'_MAIN': NCCON 00056; NOCON 00053, 00057, 00103, 00134;
Q00017 %Q00017
 LD Block,'_MAIN': COIL 00103;



M00008 %M00008
 LD Block,'_MAIN': NCCON 00057; NOCON 00104, 00135;
Q00018 %Q00018
 LD Block,'_MAIN': COIL 00104;



M00009 %M00009
 LD Block,'_MAIN': NCCON 00052, 00058, 00059; NOCON 00105; COIL 00039;
Q00019 %Q00019
 LD Block,'_MAIN': COIL 00105;



M00010 %M00010
 LD Block,'_MAIN': NCCON 00081, 00087, 00088; NOCON 00106; COIL 00043;
Q00020 %Q00020
 LD Block,'_MAIN': COIL 00106;



M00011 %M00011
 LD Block,'_MAIN': NCCON 00086; NOCON 00107, 00137;
Q00021 %Q00021
 LD Block,'_MAIN': COIL 00107;



M00012 %M00012
 LD Block,'_MAIN': NOCON 00108;
Q00022 %Q00022
 LD Block,'_MAIN': COIL 00108;



M00037 %M00037
 LD Block,'_MAIN': NCCON 00056, 00058; NOCON 00053, 00057, 00109, 00140;
Q00027 %Q00027
 LD Block,'_MAIN': COIL 00109;



M00038 %M00038

LD Block,'_MAIN': NCCON 00057, 00059; NOCON 00110, 00140;
Q00028 %Q00028
 LD Block,'_MAIN': COIL 00110;



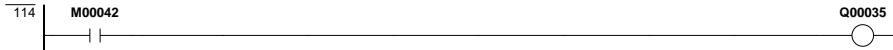
M00039 %M00039
 LD Block,'_MAIN': NCCON 00085, 00087; NOCON 00082, 00086, 00111, 00141;
Q00029 %Q00029
 LD Block,'_MAIN': COIL 00111;



M00040 %M00040
 LD Block,'_MAIN': NCCON 00086, 00088; NOCON 00112, 00141;
Q00030 %Q00030
 LD Block,'_MAIN': COIL 00112;



M00041 %M00041
 LD Block,'_MAIN': NCCON 00017; NOCON 00113;
Q00034 %Q00034
 LD Block,'_MAIN': NCCON 00015; NOCON 00016; COIL 00113;



M00042 %M00042
 LD Block,'_MAIN': NCCON 00018; NOCON 00114;
Q00035 %Q00035
 LD Block,'_MAIN': NCCON 00016; NOCON 00015; COIL 00114;



M00043 %M00043
 LD Block,'_MAIN': NOCON 00115;
Q00036 %Q00036
 LD Block,'_MAIN': NCCON 00017; COIL 00115;



M00044 %M00044
 LD Block,'_MAIN': NOCON 00116;
Q00037 %Q00037
 LD Block,'_MAIN': NCCON 00018; COIL 00116;



R00078[33] %R00111
 LD Block,'_MAIN': INT_TO_REAL 00117; GT_INT 00121;
R01240 %R01240
 LD Block,'_MAIN': INT_TO_REAL 00117; SUB_REAL 00118;



R01240 %R01240
 LD Block,'_MAIN': INT_TO_REAL 00117; SUB_REAL 00118;
R01242 %R01242
 LD Block,'_MAIN': DIV_REAL 00119; SUB_REAL 00118;



R01242 %R01242
 LD Block,'_MAIN': DIV_REAL 00119; SUB_REAL 00118;
R01243 %R01243
 LD Block,'_MAIN': REAL_TO_INT 00120; DIV_REAL 00119;



R01243 %R01243
 LD Block,'_MAIN': REAL_TO_INT 00120; DIV_REAL 00119;
R01244 %R01244
 LD Block,'_MAIN': REAL_TO_INT 00120;



#ALW_ON %S00007

LD Block,'Reloj': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008;
 LD Block,'flujo_1': NOCON 00003, 00006;
 LD Block,'UMA_N': NOCON 00011, 00102, 00198, 00273, 00395, 00510, 00616;
 LD Block,'N_T_ch': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007;
 LD Block,'N_cist': NOCON 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00010, 00011, 00012, 00013,
 00014, 00015, 00016;
 LD Block,'cister': NOCON 00020;
 LD Block,'genee': NOCON 00011;
 LD Block,'incend': NOCON 00026, 00032, 00033, 00034, 00036, 00039, 00040, 00041, 00042, 00043, 00044,
 00045;
 LD Block,'agua': NOCON 00001, 00002, 00003, 00006, 00007, 00008, 00009, 00010, 00011, 00012, 00020,
 00021, 00022, 00031, 00032, 00033;
 LD Block,'_MAIN': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00009, 00010, 00011,
 00026, 00030, 00033, 00034, 00035, 00049, 00067, 00068, 00078, 00095, 00096, 00121, 00126, 00128,
 00129;

R00078[33] %R00111

LD Block,'_MAIN': INT_TO_REAL 00117; GT_INT 00121;

M00051 %M00051

LD Block,'_MAIN': COIL 00121;



R00078[15] %R00093

LD Block,'_MAIN': INT_TO_REAL 00122; GT_INT 00126; GE_INT 00128;

R01245 %R01245

LD Block,'_MAIN': INT_TO_REAL 00122; SUB_REAL 00123;



R01245 %R01245

LD Block,'_MAIN': INT_TO_REAL 00122; SUB_REAL 00123;

R01247 %R01247

LD Block,'_MAIN': DIV_REAL 00124; SUB_REAL 00123;



R01247 %R01247

LD Block,'_MAIN': DIV_REAL 00124; SUB_REAL 00123;

R01249 %R01249

LD Block,'_MAIN': REAL_TO_INT 00125; DIV_REAL 00124;

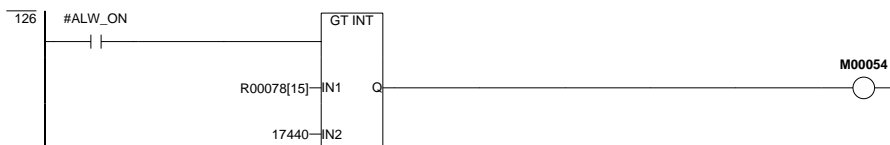


R01249 %R01249

LD Block,'_MAIN': REAL_TO_INT 00125; DIV_REAL 00124;

R01251 %R01251

LD Block,'_MAIN': REAL_TO_INT 00125;



#ALW_ON %S00007

LD Block,'Reloj': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008;
 LD Block,'flujo_1': NOCON 00003, 00006;
 LD Block,'UMA_N': NOCON 00011, 00102, 00198, 00273, 00395, 00510, 00616;
 LD Block,'N_T_ch': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007;
 LD Block,'N_cist': NOCON 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00010, 00011, 00012, 00013,
 00014, 00015, 00016;
 LD Block,'cister': NOCON 00020;
 LD Block,'genee': NOCON 00011;
 LD Block,'incend': NOCON 00026, 00032, 00033, 00034, 00036, 00039, 00040, 00041, 00042, 00043, 00044,
 00045;
 LD Block,'agua': NOCON 00001, 00002, 00003, 00006, 00007, 00008, 00009, 00010, 00011, 00012, 00020,
 00021, 00022, 00031, 00032, 00033;

LD Block,'_MAIN': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00009, 00010, 00011, 00026, 00030, 00033, 00034, 00035, 00049, 00067, 00068, 00078, 00095, 00096, 00121, 00126, 00128, 00129;

R00078[15] %R00093

LD Block,'_MAIN': INT_TO_REAL 00122; GT_INT 00126; GE_INT 00128;

M00054 %M00054

LD Block,'_MAIN': NOCON 00127; COIL 00126;

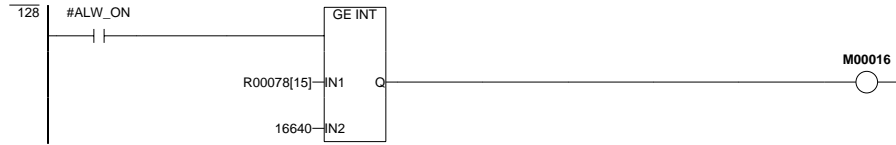


M00054 %M00054

LD Block,'_MAIN': NOCON 00127; COIL 00126;

Q00231 %Q00231

LD Block,'_MAIN': COIL 00127;



#ALW_ON %S00007

LD Block,'Reloj': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008;
 LD Block,'flujo_1': NOCON 00003, 00006;
 LD Block,'UMA_N': NOCON 00011, 00102, 00198, 00273, 00395, 00510, 00616;
 LD Block,'N_T_ch': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007;
 LD Block,'N_cist': NOCON 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00010, 00011, 00012, 00013, 00014, 00015, 00016;
 LD Block,'cister': NOCON 00020;
 LD Block,'genee': NOCON 00011;
 LD Block,'incend': NOCON 00026, 00032, 00033, 00034, 00036, 00039, 00040, 00041, 00042, 00043, 00044, 00045;
 LD Block,'agua': NOCON 00001, 00002, 00003, 00006, 00007, 00008, 00009, 00010, 00011, 00012, 00020, 00021, 00022, 00031, 00032, 00033;
 LD Block,'_MAIN': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00009, 00010, 00011, 00026, 00030, 00033, 00034, 00035, 00049, 00067, 00068, 00078, 00095, 00096, 00121, 00126, 00128, 00129;

R00078[15] %R00093

LD Block,'_MAIN': INT_TO_REAL 00122; GT_INT 00126; GE_INT 00128;

M00016 %M00016

LD Block,'_MAIN': COIL 00128;



#ALW_ON %S00007

LD Block,'Reloj': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008;
 LD Block,'flujo_1': NOCON 00003, 00006;
 LD Block,'UMA_N': NOCON 00011, 00102, 00198, 00273, 00395, 00510, 00616;
 LD Block,'N_T_ch': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007;
 LD Block,'N_cist': NOCON 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00010, 00011, 00012, 00013, 00014, 00015, 00016;
 LD Block,'cister': NOCON 00020;
 LD Block,'genee': NOCON 00011;
 LD Block,'incend': NOCON 00026, 00032, 00033, 00034, 00036, 00039, 00040, 00041, 00042, 00043, 00044, 00045;
 LD Block,'agua': NOCON 00001, 00002, 00003, 00006, 00007, 00008, 00009, 00010, 00011, 00012, 00020, 00021, 00022, 00031, 00032, 00033;
 LD Block,'_MAIN': NOCON 00001, 00002, 00003, 00004, 00005, 00006, 00007, 00008, 00009, 00010, 00011, 00026, 00030, 00033, 00034, 00035, 00049, 00067, 00068, 00078, 00095, 00096, 00121, 00126, 00128, 00129;

R00078[27] %R00105

LD Block,'_MAIN': INT_TO_REAL 00130; GT_INT 00129;

M00055 %M00055

LD Block,'_MAIN': NOCON 00013, 00014, 00015, 00016; COIL 00129;



R00078[27] %R00105

LD Block,'_MAIN': INT_TO_REAL 00130; GT_INT 00129;

R01252 %R01252

LD Block,'_MAIN': INT_TO_REAL 00130; SUB_REAL 00131;



R01252 %R01252

LD Block,'_MAIN': INT_TO_REAL 00130; SUB_REAL 00131;

R01254 %R01254

LD Block, '_MAIN': DIV_REAL 00132; SUB_REAL 00131;



R01254 %R01254

LD Block, '_MAIN': DIV_REAL 00132; SUB_REAL 00131;

R01256 %R01256

LD Block, '_MAIN': REAL_TO_INT 00133; DIV_REAL 00132;



R01256 %R01256

LD Block, '_MAIN': REAL_TO_INT 00133; DIV_REAL 00132;

R01258 %R01258

LD Block, '_MAIN': REAL_TO_INT 00133;



M00007 %M00007

LD Block, '_MAIN': NCCON 00056; NOCON 00053, 00057, 00103, 00134;

Q00005 %Q00005

LD Block, '_MAIN': NOCON 00140; COIL 00134;



M00008 %M00008

LD Block, '_MAIN': NCCON 00057; NOCON 00104, 00135;

Q00006 %Q00006

LD Block, '_MAIN': NOCON 00140; COIL 00135;

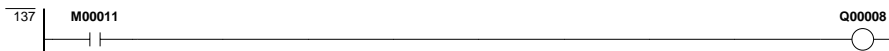


M00015 %M00015

LD Block, '_MAIN': NCCON 00085; NOCON 00082, 00086, 00136;

Q00007 %Q00007

LD Block, '_MAIN': NOCON 00141; COIL 00136;



M00011 %M00011

LD Block, '_MAIN': NCCON 00086; NOCON 00107, 00137;

Q00008 %Q00008

LD Block, '_MAIN': NOCON 00141; COIL 00137;



M00013 %M00013

LD Block, '_MAIN': NOCON 00138;

Q00010 %Q00010

LD Block, '_MAIN': COIL 00138;



M00014 %M00014

LD Block, '_MAIN': NOCON 00139;

Q00011 %Q00011

LD Block, '_MAIN': COIL 00139;



Q00005 %Q00005

LD Block, '_MAIN': NOCON 00140; COIL 00134;

Q00006 %Q00006

LD Block, '_MAIN': NOCON 00140; COIL 00135;

M00704 %M00704

LD Block, '_MAIN': NCCON 00048; NOCON 00142; COIL 00140;

M00037 %M00037

LD Block, '_MAIN': NCCON 00056, 00058; NOCON 00053, 00057, 00109, 00140;

M00038 %M00038

LD Block, '_MAIN': NCCON 00057, 00059; NOCON 00110, 00140;



Q00007 %Q00007

LD Block, '_MAIN': NOCON 00141; COIL 00136;

Q00008 %Q00008
 LD Block,'_MAIN': NOCON 00141; COIL 00137;
M00705 %M00705
 LD Block,'_MAIN': NCCON 00077; NOCON 00142; COIL 00141;
M00039 %M00039
 LD Block,'_MAIN': NCCON 00085, 00087; NOCON 00082, 00086, 00111, 00141;
M00040 %M00040
 LD Block,'_MAIN': NCCON 00086, 00088; NOCON 00112, 00141;



M00704 %M00704
 LD Block,'_MAIN': NCCON 00048; NOCON 00142; COIL 00140;
M00705 %M00705
 LD Block,'_MAIN': NCCON 00077; NOCON 00142; COIL 00141;
M00946 %M00946
 LD Block,'_MAIN': NCCON 00015, 00016; COIL 00142;



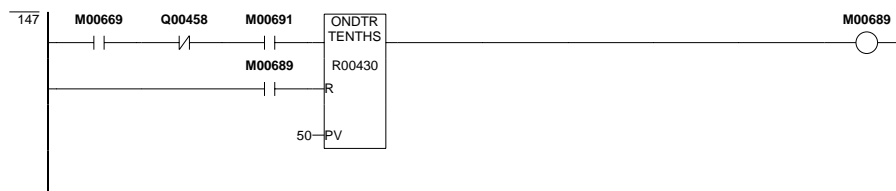
Q00013 %Q00013
 LD Block,'_MAIN': NCCON 00143; COIL 00056;
Q00014 %Q00014
 LD Block,'_MAIN': NCCON 00143; COIL 00057;
Q00015 %Q00015
 LD Block,'_MAIN': NCCON 00143; COIL 00085;
Q00016 %Q00016
 LD Block,'_MAIN': NCCON 00143; COIL 00086;
M00947 %M00947
 LD Block,'_MAIN': NCCON 00015, 00016; COIL 00143;



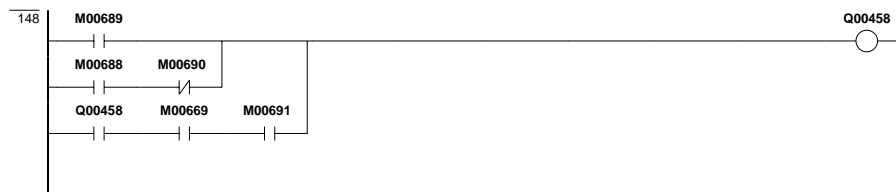
M00668 %M00668
 LD Block,'_MAIN': NCCON 00146; NOCON 00145;
M00669 %M00669
 LD Block,'_MAIN': NCCON 00149, 00151, 00153, 00155, 00157, 00159, 00161; NOCON 00147, 00148; COIL 00145;



M00668 %M00668
 LD Block,'_MAIN': NCCON 00146; NOCON 00145;
M00688 %M00688
 LD Block,'_MAIN': NCCON 00149, 00151, 00153, 00155, 00157, 00159, 00161; NOCON 00148; COIL 00146;

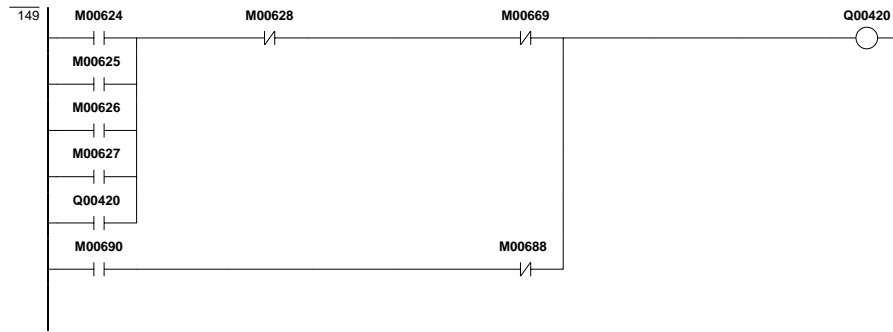


M00669 %M00669
 LD Block,'_MAIN': NCCON 00149, 00151, 00153, 00155, 00157, 00159, 00161; NOCON 00147, 00148; COIL 00145;
Q00458 %Q00458
 LD Block,'_MAIN': NCCON 00147; NOCON 00148; COIL 00148;
M00691 %M00691
 LD Block,'_MAIN': NOCON 00147, 00148;
R00430 %R00430
 LD Block,'_MAIN': ONDTR_TENTHS 00147;
M00689 %M00689
 LD Block,'_MAIN': NOCON 00147, 00148; COIL 00147;

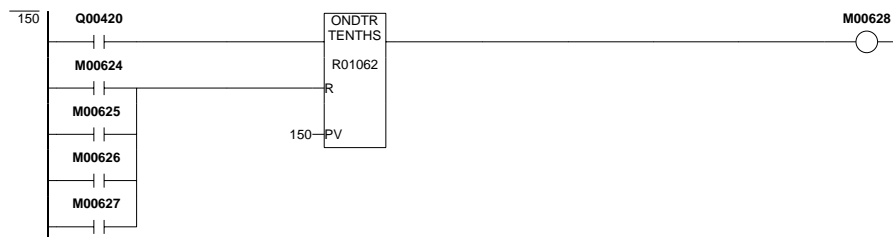


M00689 %M00689
 LD Block,'_MAIN': NOCON 00147, 00148; COIL 00147;
Q00458 %Q00458
 LD Block,'_MAIN': NCCON 00147; NOCON 00148; COIL 00148;
M00688 %M00688
 LD Block,'_MAIN': NCCON 00149, 00151, 00153, 00155, 00157, 00159, 00161; NOCON 00148; COIL 00146;
M00690 %M00690
 LD Block,'_MAIN': NCCON 00148; NOCON 00149;
M00669 %M00669

LD Block,'_MAIN': NCCON 00149, 00151, 00153, 00155, 00157, 00159, 00161; NOCON 00147, 00148; COIL 00145;
M00691 %M00691
 LD Block,'_MAIN': NOCON 00147, 00148;



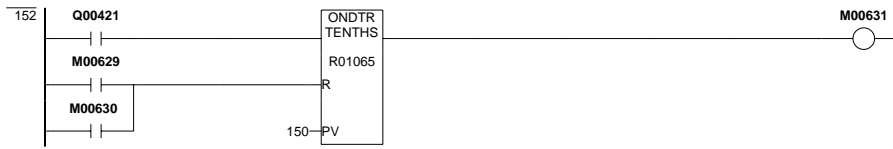
M00624 %M00624
 LD Block,'_MAIN': NOCON 00149, 00150;
M00628 %M00628
 LD Block,'_MAIN': NCCON 00149; COIL 00150;
M00669 %M00669
 LD Block,'_MAIN': NCCON 00149, 00151, 00153, 00155, 00157, 00159, 00161; NOCON 00147, 00148; COIL 00145;
Q00420 %Q00420
 LD Block,'_MAIN': NOCON 00149, 00150; COIL 00149;
M00625 %M00625
 LD Block,'_MAIN': NOCON 00149, 00150;
M00626 %M00626
 LD Block,'_MAIN': NOCON 00149, 00150;
M00627 %M00627
 LD Block,'_MAIN': NOCON 00149, 00150;
M00690 %M00690
 LD Block,'_MAIN': NCCON 00148; NOCON 00149;
M00688 %M00688
 LD Block,'_MAIN': NCCON 00149, 00151, 00153, 00155, 00157, 00159, 00161; NOCON 00148; COIL 00146;



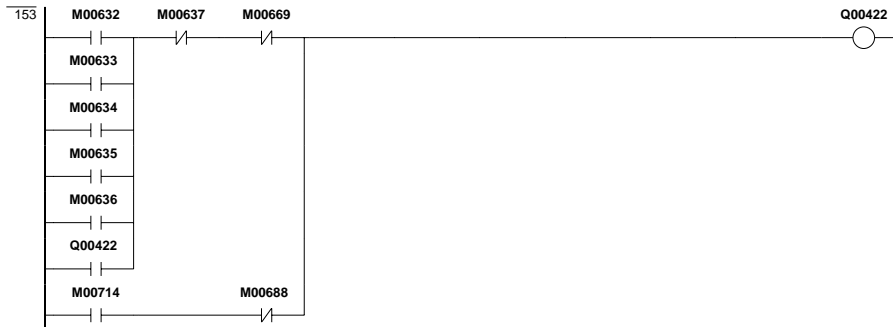
Q00420 %Q00420
 LD Block,'_MAIN': NOCON 00149, 00150; COIL 00149;
R01062 %R01062
 LD Block,'_MAIN': ONDTR_TENTHS 00150;
M00628 %M00628
 LD Block,'_MAIN': NCCON 00149; COIL 00150;
M00624 %M00624
 LD Block,'_MAIN': NOCON 00149, 00150;
M00625 %M00625
 LD Block,'_MAIN': NOCON 00149, 00150;
M00626 %M00626
 LD Block,'_MAIN': NOCON 00149, 00150;
M00627 %M00627
 LD Block,'_MAIN': NOCON 00149, 00150;



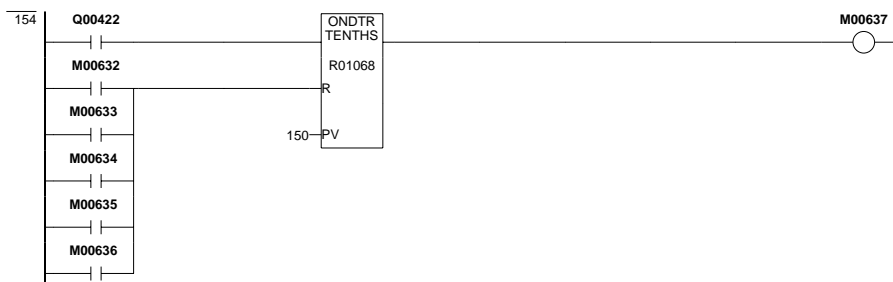
M00629 %M00629
 LD Block,'_MAIN': NOCON 00151, 00152;
M00631 %M00631
 LD Block,'_MAIN': NCCON 00151; COIL 00152;
M00669 %M00669
 LD Block,'_MAIN': NCCON 00149, 00151, 00153, 00155, 00157, 00159, 00161; NOCON 00147, 00148; COIL 00145;
Q00421 %Q00421
 LD Block,'_MAIN': NOCON 00151, 00152; COIL 00151;
M00630 %M00630
 LD Block,'_MAIN': NOCON 00151, 00152;
M00713 %M00713
 LD Block,'_MAIN': NOCON 00151;
M00688 %M00688
 LD Block,'_MAIN': NCCON 00149, 00151, 00153, 00155, 00157, 00159, 00161; NOCON 00148; COIL 00146;



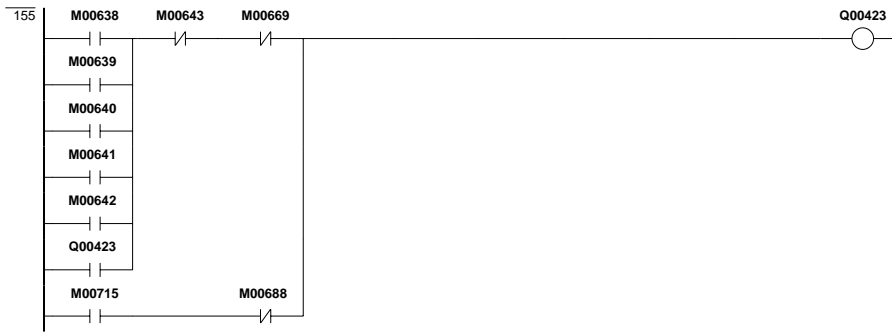
Q00421 %Q00421
 LD Block,'_MAIN': NOCON 00151, 00152; COIL 00151;
R01065 %R01065
 LD Block,'_MAIN': ONDTR_TENTHS 00152;
M00631 %M00631
 LD Block,'_MAIN': NCCON 00151; COIL 00152;
M00629 %M00629
 LD Block,'_MAIN': NOCON 00151, 00152;
M00630 %M00630
 LD Block,'_MAIN': NOCON 00151, 00152;



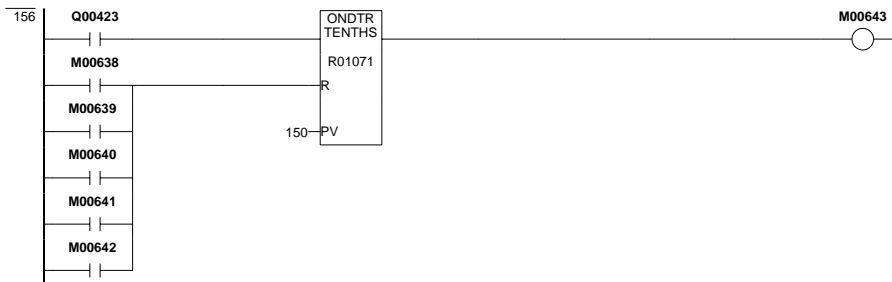
M00632 %M00632
 LD Block,'_MAIN': NOCON 00153, 00154;
M00637 %M00637
 LD Block,'_MAIN': NCCON 00153; COIL 00154;
M00669 %M00669
 LD Block,'_MAIN': NCCON 00149, 00151, 00153, 00155, 00157, 00159, 00161; NOCON 00147, 00148; COIL 00145;
Q00422 %Q00422
 LD Block,'_MAIN': NOCON 00153, 00154; COIL 00153;
M00633 %M00633
 LD Block,'_MAIN': NOCON 00153, 00154;
M00634 %M00634
 LD Block,'_MAIN': NOCON 00153, 00154;
M00635 %M00635
 LD Block,'_MAIN': NOCON 00153, 00154;
M00636 %M00636
 LD Block,'_MAIN': NOCON 00153, 00154;
M00714 %M00714
 LD Block,'_MAIN': NOCON 00153;
M00688 %M00688
 LD Block,'_MAIN': NCCON 00149, 00151, 00153, 00155, 00157, 00159, 00161; NOCON 00148; COIL 00146;



Q00422 %Q00422
 LD Block,'_MAIN': NOCON 00153, 00154; COIL 00153;
R01068 %R01068
 LD Block,'_MAIN': ONDTR_TENTHS 00154;
M00637 %M00637
 LD Block,'_MAIN': NCCON 00153; COIL 00154;
M00632 %M00632
 LD Block,'_MAIN': NOCON 00153, 00154;
M00633 %M00633
 LD Block,'_MAIN': NOCON 00153, 00154;
M00634 %M00634
 LD Block,'_MAIN': NOCON 00153, 00154;
M00635 %M00635
 LD Block,'_MAIN': NOCON 00153, 00154;
M00636 %M00636
 LD Block,'_MAIN': NOCON 00153, 00154;



M00638 %M00638
 LD Block, '_MAIN': NOCON 00155, 00156;
M00643 %M00643
 LD Block, '_MAIN': NCCON 00155; COIL 00156;
M00669 %M00669
 LD Block, '_MAIN': NCCON 00149, 00151, 00153, 00155, 00157, 00159, 00161; NOCON 00147, 00148; COIL 00145;
Q00423 %Q00423
 LD Block, '_MAIN': NOCON 00155, 00156; COIL 00155;
M00639 %M00639
 LD Block, '_MAIN': NOCON 00155, 00156;
M00640 %M00640
 LD Block, '_MAIN': NOCON 00155, 00156;
M00641 %M00641
 LD Block, '_MAIN': NOCON 00155, 00156;
M00642 %M00642
 LD Block, '_MAIN': NOCON 00155, 00156;
M00715 %M00715
 LD Block, '_MAIN': NOCON 00155;
M00688 %M00688
 LD Block, '_MAIN': NCCON 00149, 00151, 00153, 00155, 00157, 00159, 00161; NOCON 00148; COIL 00146;



Q00423 %Q00423
 LD Block, '_MAIN': NOCON 00155, 00156; COIL 00155;
R01071 %R01071
 LD Block, '_MAIN': ONDTR_TENTHS 00156;
M00643 %M00643
 LD Block, '_MAIN': NCCON 00155; COIL 00156;
M00638 %M00638
 LD Block, '_MAIN': NOCON 00155, 00156;
M00639 %M00639
 LD Block, '_MAIN': NOCON 00155, 00156;
M00640 %M00640
 LD Block, '_MAIN': NOCON 00155, 00156;
M00641 %M00641
 LD Block, '_MAIN': NOCON 00155, 00156;
M00642 %M00642
 LD Block, '_MAIN': NOCON 00155, 00156;



M00644 %M00644
 LD Block, '_MAIN': NOCON 00157, 00158;
M00648 %M00648
 LD Block, '_MAIN': NCCON 00157; COIL 00158;
M00669 %M00669
 LD Block, '_MAIN': NCCON 00149, 00151, 00153, 00155, 00157, 00159, 00161; NOCON 00147, 00148; COIL 00145;
Q00424 %Q00424
 LD Block, '_MAIN': NOCON 00157, 00158; COIL 00157;
M00645 %M00645
 LD Block, '_MAIN': NOCON 00157, 00158;
M00646 %M00646
 LD Block, '_MAIN': NOCON 00157, 00158;
M00716 %M00716

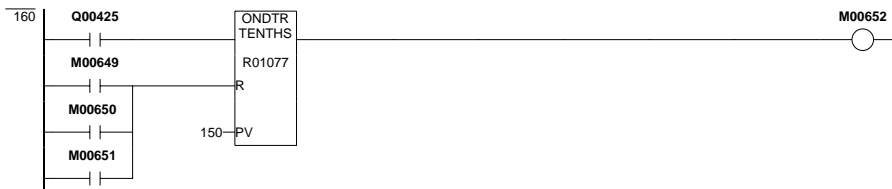
LD Block, '_MAIN': NOCON 00157;
M00688 %M00688
 LD Block, '_MAIN': NCCON 00149, 00151, 00153, 00155, 00157, 00159, 00161; NOCON 00148; COIL 00146;



Q00424 %Q00424
 LD Block, '_MAIN': NOCON 00157, 00158; COIL 00157;
R01074 %R01074
 LD Block, '_MAIN': ONDTR_TENTHS 00158;
M00648 %M00648
 LD Block, '_MAIN': NCCON 00157; COIL 00158;
M00644 %M00644
 LD Block, '_MAIN': NOCON 00157, 00158;
M00645 %M00645
 LD Block, '_MAIN': NOCON 00157, 00158;
M00646 %M00646
 LD Block, '_MAIN': NOCON 00157, 00158;



M00649 %M00649
 LD Block, '_MAIN': NOCON 00159, 00160;
M00652 %M00652
 LD Block, '_MAIN': NCCON 00159; COIL 00160;
M00669 %M00669
 LD Block, '_MAIN': NCCON 00149, 00151, 00153, 00155, 00157, 00159, 00161; NOCON 00147, 00148; COIL 00145;
Q00425 %Q00425
 LD Block, '_MAIN': NOCON 00159, 00160; COIL 00159;
M00650 %M00650
 LD Block, '_MAIN': NOCON 00159, 00160;
M00651 %M00651
 LD Block, '_MAIN': NOCON 00159, 00160;
M00717 %M00717
 LD Block, '_MAIN': NOCON 00159;
M00688 %M00688
 LD Block, '_MAIN': NCCON 00149, 00151, 00153, 00155, 00157, 00159, 00161; NOCON 00148; COIL 00146;



Q00425 %Q00425
 LD Block, '_MAIN': NOCON 00159, 00160; COIL 00159;
R01077 %R01077
 LD Block, '_MAIN': ONDTR_TENTHS 00160;
M00652 %M00652
 LD Block, '_MAIN': NCCON 00159; COIL 00160;
M00649 %M00649
 LD Block, '_MAIN': NOCON 00159, 00160;
M00650 %M00650
 LD Block, '_MAIN': NOCON 00159, 00160;
M00651 %M00651
 LD Block, '_MAIN': NOCON 00159, 00160;



M00653 %M00653
 LD Block, '_MAIN': NOCON 00161, 00162;
M00656 %M00656
 LD Block, '_MAIN': NCCON 00161; COIL 00162;

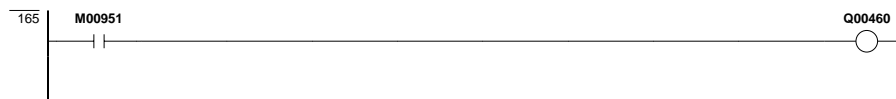
M00669 %M00669
 LD Block,'_MAIN': NCCON 00149, 00151, 00153, 00155, 00157, 00159, 00161; NOCON 00147, 00148; COIL 00145;
Q00426 %Q00426
 LD Block,'_MAIN': NOCON 00161, 00162; COIL 00161;
M00654 %M00654
 LD Block,'_MAIN': NOCON 00161, 00162;
M00655 %M00655
 LD Block,'_MAIN': NOCON 00161, 00162;
 LD Block,'agua': NOCON 00018, 00029;
M00718 %M00718
 LD Block,'_MAIN': NOCON 00161;
M00688 %M00688
 LD Block,'_MAIN': NCCON 00149, 00151, 00153, 00155, 00157, 00159, 00161; NOCON 00148; COIL 00146;



Q00426 %Q00426
 LD Block,'_MAIN': NOCON 00161, 00162; COIL 00161;
R01080 %R01080
 LD Block,'_MAIN': ONDTR_TENTHS 00162;
M00656 %M00656
 LD Block,'_MAIN': NCCON 00161; COIL 00162;
M00653 %M00653
 LD Block,'_MAIN': NOCON 00161, 00162;
M00654 %M00654
 LD Block,'_MAIN': NOCON 00161, 00162;
M00655 %M00655
 LD Block,'_MAIN': NOCON 00161, 00162;
 LD Block,'agua': NOCON 00018, 00029;



Q00001 %Q00001
 LD Block,'_MAIN': NOCON 00019, 00031, 00164; COIL 00017;
M00951 %M00951
 LD Block,'_MAIN': NCCON 00168; NOCON 00165, 00167, 00168; COIL 00164;
Q00002 %Q00002
 LD Block,'_MAIN': NOCON 00020, 00032, 00164; COIL 00018;



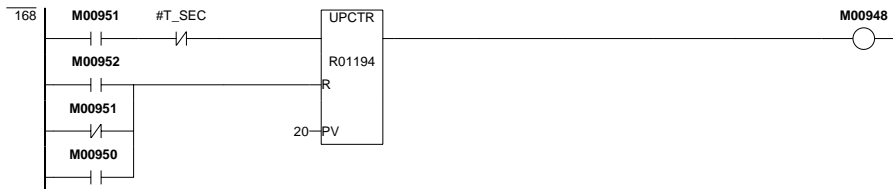
M00951 %M00951
 LD Block,'_MAIN': NCCON 00168; NOCON 00165, 00167, 00168; COIL 00164;
Q00460 %Q00460
 LD Block,'_MAIN': COIL 00165;



M00952 %M00952
 LD Block,'_MAIN': NOCON 00167, 00168; COIL 00166;
R01193 %R01193
 LD Block,'_MAIN': INT_TO_REAL 00170; RANGE_INT 00166;



M00951 %M00951
 LD Block,'_MAIN': NCCON 00168; NOCON 00165, 00167, 00168; COIL 00164;
M00952 %M00952
 LD Block,'_MAIN': NOCON 00167, 00168; COIL 00166;
M00950 %M00950
 LD Block,'_MAIN': NCCON 00167; NOCON 00168;
Q00461 %Q00461
 LD Block,'_MAIN': COIL 00167;
M00953 %M00953
 LD Block,'_MAIN': NOCON 00167; COIL 00169;



M00951 %M00951
 LD Block, '_MAIN': NCCON 00168; NOCON 00165, 00167, 00168; COIL 00164;

#T_SEC %S00005
 LD Block, '_MAIN': NCCON 00168; NOCON 00047, 00076;
 LD Block, 'flujo_1': NOCON 00001, 00004;
 LD Block, 'cister': NOCON 00011, 00023;
 LD Block, 'genee': NOCON 00015;

R01194 %R01194
 LD Block, '_MAIN': UPCTR 00168; RANGE_INT 00169;

M00948 %M00948
 LD Block, '_MAIN': COIL 00168;

M00952 %M00952
 LD Block, '_MAIN': NOCON 00167, 00168; COIL 00166;

M00950 %M00950
 LD Block, '_MAIN': NCCON 00167; NOCON 00168;



M00953 %M00953
 LD Block, '_MAIN': NOCON 00167; COIL 00169;

R01194[0] %R01194
 LD Block, '_MAIN': RANGE_INT 00169;



R01193 %R01193
 LD Block, '_MAIN': INT_TO_REAL 00170; RANGE_INT 00166;

R01208 %R01208
 LD Block, '_MAIN': MUL_REAL 00171; INT_TO_REAL 00170;



R01205 %R01205
 LD Block, '_MAIN': MUL_REAL 00171; REAL_TO_INT 00172;

R01208 %R01208
 LD Block, '_MAIN': MUL_REAL 00171; INT_TO_REAL 00170;



R01205 %R01205
 LD Block, '_MAIN': MUL_REAL 00171; REAL_TO_INT 00172;

R01207 %R01207
 LD Block, '_MAIN': REAL_TO_INT 00172;