

**RESOLUCIONES DEL CONSEJO DIRECTIVO
DE LA FACULTAD DE INGENIERÍA
EN ELECTRICIDAD Y COMPUTACIÓN (FIEC)
REUNIDO EL 06 DE JUNIO DEL 2007**

En la ciudad de Guayaquil, Campus Gustavo Galindo V. de la ESPOL, en la Sala del Consejo Directivo de la FIEC se reúnen el Lunes 06 de Junio de 2007 los siguientes miembros: Ing. Gustavo BERMUDEZ F., Decano de la Facultad y quien preside; Ing. Holger CEVALLOS, Sub-Decano, Ing. Jorge ARAGUNDI R., Ing. Otto ALVARADO M., Hernán GUTIERREZ V. y los Representante Estudiantil Srta. Gianella MARTINEZ y Sr. JUAN C. BASURTO D. en reemplazo de la Srta. ESTEFANIA MANTILLA.

Actúa como Secretaria la Sra. LEONOR CAICEDO, quien constata el quórum, e indica el Orden del Día:

1. MODIFICACIONES PLANIFICACIÓN ACADÉMICA
I TÉRMINO 2007 / 2008
2. CARTA ING. SIXIFO FALCONES Z. SOLICITANDO AVAL PARA REALIZAR DOCTORADO
3. VARIOS.-

Luego de lo cual, el ORDEN DEL DIA es aprobado por unanimidad.

**1. MODIFICACIONES PLANIFICACIÓN ACADÉMICA
I TÉRMINO 2007 / 2008**

1. PLANIFICACIÓN ACADÉMICA FIEC

Se pone a consideración de los miembros del Consejo Directivo, la COMUNICACIÓN IEL-SD-227-2007 DE Junio 05 del 2007, mediante la cual el Sub-Decano de la FIEC indica **un listado de materias que deberán ser ANULADAS** en el Sistema Académico de la ESPOL, en vista de que hasta la fecha no han completado el cupo requerido:

1.	FIEC01735	Análisis de Redes Elect.I	P. 4 y 6	Ing. Otto ALVARADO M.
2.	FIEC00380	Antenas	P. 1	N.N.
3.	FIEC06064	Auditoria de Informática	P. 1	N.N.
4.	FIEC04655	Comunicaciones Datos	P. 1	N.N.
5.	FIEC00273	Controles Ind. Eléctricos	P. 1	Ing. Juan GALLO G.
6.	FIEC05470	Desarrollo de Juegos Videos	P. 1	Ing. Sixto GARCIA A.
7.	FIEC06353	Domótica e Inmótica	P. 1	N.N.
8.	FIEC00075	Electrónica I	P. 5	Ing. Efrén HERRERA M.
9.	FIEC03012	Estructura de Datos	P. 5	Ing. Marcelo LOOR R.
10.	FIEC03046	Ing. de Software I	P. 1	Ing. M. Villavicencio C.
11.	FIEC04358	Introducción a la Inf.	P. 3	Ing. Marisol VILLACRES
12.	FIEC04358	Introducción a la Inf.	P. 5	Ing. Erick RICAURTE Z.
13.	FIEC01776	Investigación de Oper.	P. 1	Ing. Adolfo SALCEDO G
14.	FIEC00281	Lab. de Controles Ind.Elect.	P. 2 y 3	Ing. Otto ALVARADO M.
15.	FIEC00281	Lab. de Controles Ind.Elect.	P. 4 y 9	Ing. Manuel NUÑEZ B.
16.	FIEC03251	Lab. de Maquinaria Elect.	P. 4	Ing. Gustavo BERMUDEZ
17.	FIEC06361	Lab. de Microprocesadores	P. 1 y 2	N.N.
18.	FIEC06361	Lab. de Microprocesadores	P. 3	Ing. Wilmer NARANJO
19.	FIEC06379	Lab. de Microcontroladores	P. 3	N.N.
20.	FIEC06379	Lab. de Microcontroladores	P. 12	N.N.
21.	FIEC01503	Lab. de Sist. Potencia	P. 1 y 5	Ing. Alberto HANZE B.
22.	FIEC05009	Lab. de Telecomunicac.	P. 7	N.N.
23.	FIEC00760	Microprocesadores	P. 1	Ing.H. VILLAVICENCIO V
24.	FIEC00786	Operación Econ. Sist.Pot.	P. 1	Dr. Cristóbal MERA G.
25.	FIEC03319	Organización de Comput.	P. 2	Ing.S. MATAMOROS E.
26.	FIEC03236	Probabilidades y Proc. Est.	P. 1	Ing. Rebeca ESTRADA
27.	FIEC05231	Programas Utilitarios I	P. 13	Ing. Mercedes MEDINA
28.	FIEC05231	Programas Utilitarios I	P. 18	Ing. Fernando VASQUEZ
29.	FIEC04382	Señales y Sistemas	P. 1	N.N.
30.	FIEC06056	Sistemas de Cont.y Adq.Dat.	P. 1	Ing. Marcelo LOOR R.
31.	FIEC05546	Sistemas Distribuidos	P. 2	M.SC.Cristina ABAD R.
32.	FIEC05660	Software y Hardware del PC	P. 1	Ing. Néstor ARREAGA
33.	FIEC00869	Televisión	P. 1	N.N.

Además, comunica que las materias que se detallan a continuación, corresponden a **PARALELOS NUEVOS que se han abierto** debido a la cantidad de alumnos que tenían que registrarse en dichas materias en el presente término (I. T. 2007 / 08):

1.	FIEC01735	Análisis de Redes Elect. I	P. 9	Ing. Otto ALVARADO
2.	FIEC06346	Aplic.Bases Datos Ing.	P. 2	Ing. F.ECHEVERRIA B.
3.	FIEC06346	Aplic.Bases Datos Ing.	P. 3	Ing. Marcelo LOOR R.
4.	FIEC03145	Laboratorio Elect.Potencia	P. 8	Ing. Alberto LARCO G.
5.	FIEC06361	Laboratorio Microprocesad.	P. 8	Ing. Wilmer NARANJO R
6.	FIEC06361	Laboratorio Microprocesad.	P. 9	Ing. Carlos VALDIVIESO
7.	FIEC00679	Laboratorio Sist. Digitales	P. 13,14	Ing. Ronald PONGUILLO
8.	FIEC01800	Laboratorio Redes Elect.	P. 17	Ing. Jorge Aragundi R.
9.	FIEC01800	Laboratorio Redes Elect.	P. 18	Ing. Fernando VASQUEZ

Cabe indicar que, **se han realizado algunos cambios en la Planificación** en el transcurso de los Registros para comodidad horarios de los estudiantes (información ya ingresada en el sistema académico):

Contabilidad de Costos	:	P. 41
Anterior Profesor	:	Ing. Marcela YONFA
Actual Profesor	:	Ing. Caterine VASQUEZ C.
Estructura de Datos	:	P. 2
Anterior Profesor	:	Ing. María Verónica MACIAS M.
Actual Profesor	:	Ing. Marisol VILLACRES F.
Finanzas I	:	P. 41
Anterior Profesor	:	Ing. N.N.
Actual Profesor	:	Ec. Marco LARCO R.
Ingeniería Económica II	:	P. 41
Anterior Profesor	:	Ing. Marcela YONFA
Actual Profesor	:	Ec. Mónica MITE L.
Laboratorio Cont.Ind.Elect.	:	P. 7
Anterior Profesor	:	Ing. Jorge ARAGUNDI R.
Actual Profesor	:	Ing. Otto ALVARADO M.
Laboratorio Cont.Ind.Elect.	:	P. 8
Anterior Profesor	:	Ing. Jorge ARAGUNDI R.
Actual Profesor	:	Ing. Manuel NUÑEZ B.

Laboratorio Electrónica A.	:	P. 2
Anterior Profesor	:	Ing. Sixifo FALCONES Z.
Actual Profesor	:	Ing. Carlos SALAZAR L.
Laboratorio Electrónica A.	:	P. 10
Anterior Profesor	:	Ing. Carlos SALAZAR L.
Actual Profesor	:	Ing. Sixifo FALCONES Z.
Laboratorio Microprocesadores	:	P. 4 y 6
Anterior Profesor	:	Ing. Wilmer NARANJO R.
Actual Profesor	:	Ing. Hugo VILLAVICENCIO V.
Programas Utilitarios I	:	P. 1
Anterior Profesor	:	Ing. Soldiamar MATAMOROS E.
Actual Profesor	:	Ing. Jorge FERNANDEZ R.
Programas Utilitarios I	:	P. 21
Anterior Profesor	:	Ing. Juan MORENO V.
Actual Profesor	:	Ing. Cruz Maria FALCONES M.
Señales y Sistemas	:	P. 2
Anterior Profesor	:	N.N.
Actual Profesor	:	Ing. Rebeca ESTRADA P.
Sistema Multimedia	:	P. 1
Anterior Profesor	:	Ing. N.N.
Actual Profesor	:	Ing. Jorge CRESPO C.
Técnicas Exp.Oral y Esc.	:	P. 56 y 58
Anterior Profesor	:	Ing. Fernando MORANTE C.
Actual Profesor	:	Lcda. Zoila PALACIOS R.

En base a todos estos cambios, se resuelve:

RESOLUCION 2007-173

APROBAR LA PLANIFICACIÓN ACADÉMICA PARA EL I TÉRMINO 2.007 / 2008 PRESENTADA POR EL SUB - DECANO DE LA FIEC, LA MISMA QUE ES APROBADA CON LAS MODIFICACIONES INDICADAS EN EL OFICO IEL-SD-227-2007 Y LAS OBSERVACIONES INTRODUCIDAS EN EL SENO DEL CONSEJO..

2. PLANIFICACIÓN ACADÉMICA LICRED

Se conoce la comunicación LICRED-215-2007 de fecha Mayo 28 / 07 mediante la cual envía la PLANIFICACIÓN ACADÉMICA ACTUALIZADA de la LICENCIATURA EN REDES Y SISTEMAS OPERATIVOS correspondiente al I TÉRMINO 2007 / 2008.

Luego de lo cual, se resuelve:

RESOLUCION 2007-174

APROBAR LA PLANIFICACIÓN ACADÉMICA ACTUALIZADA PARA EL I TÉRMINO 2.007 / 2008 DE LA LICENCIATURA EN REDES Y SISTEMAS OPERATIVOS.

3. PLANIFICACIÓN ACADÉMICA LSI

Se conoce la PLANIFICACIÓN ACADÉMICA ACTUALIZADA de la LICENCIATURA EN REDES Y SISTEMAS OPERATIVOS correspondiente al I TÉRMINO 2007 / 2008.

Luego de lo cual, se resuelve:

RESOLUCION 2007-175

APROBAR LA PLANIFICACIÓN ACADÉMICA ACTUALIZADA PARA EL I TÉRMINO 2.007 / 2008 DE LA LICENCIATURA EN SISTEMAS DE INFORMACIÓN.

2. CARTA ING. SIXIFO FALCONES Z. SOLICITANDO AVAL PARA REALIZAR DOCTORADO

Se conoce la comunicación SDF-002-007 del 31 de Mayo del 2007 enviada por el Ing. SIXIFO FALCONES Z., mediante la cual solicita al CONSEJO DIRECTIVO de la Facultad su aprobación para continuar sus estudios de PostGrado en el Exterior. El objetivo principal es contribuir con el desarrollo del área de ELECTRÓNICA Y AUTOMATIZACIÓN INDUSTRIAL a la cual pertenece.

Como es de vuestro conocimiento, hace algunos meses aplicó al Programa de Doctorado del Departamento de Ingeniería Eléctrica de Arizona State University, Universidad en la cual obtuvo sus dos títulos de MAESTRÍA. Satisfactoriamente, su aplicación ha sido aprobada y ha recibido la carta oficial de admisión para el Semestre Fall 2007 que empieza en Agosto 20 del presente. Adjuna una copia de esta carta.

Las áreas de investigación propuestas para su disertación son: convertidores de potencia para equipos de calidad de energía; o convertidores de potencia para sistemas con elevado número de fuentes renovables de energía. Ambas son

aplicaciones de ELECTRÓNICA DE POTENCIA, CONTROL Y SISTEMAS DE POTENCIA.

El tiempo planificados para la culminación del programa es de aproximadamente 3 años, trabajando en su Tesis a tiempo completo. Inmediatamente después de la obtención del título se reintegrará a sus actividades académicas en la Facultad.

Mediante decreto de Mayo 31 del 2007, El Decano de la FIEC lo pasa a conocimiento y manejo del Ing. MANZUR, Coordinador del área de ELECTRÓNICA Y AUTOMATIZACIÓN INDUSTRIAL.

Los miembros de dicha área han manifestado su conformidad a la solicitud presentada por el Ing. FALCONES.

Luego de lo cual, se resuelve:

RESOLUCION 2007-176

CONCEDER EL AVAL POR PARTE DE LA FACULTAD DE INGENIERÍA EN ELECTRICIDAD Y COMPUTACIÓN AL ING. SIXIFO FALCONES ZAMBRANO PARA QUE REALICE SUS ESTUDIOS DE POST-GRADO EN ARIZONA STATE UNIVERSITY, Y RECOMENDAR AL SR. RECTOR QUE LA ESPOL LE OTORGUE EL AVAL Y LA AYUDA ECONÓMICA CORRESPONDIENTE. .

3. APROBACIÓN TEMAS Y TEMARIOS DEL TÓPICO ING. SIXIFO FALCONES Z.

Se conoce la comunicación enviada por el Ing. Sixifo FALCONES Z., Director del Tópico “ELECTRÓNICA DE POTENCIA EN CALIDAD DE ENERGIA”, mediante la cual solicita la aprobación del cambio de los Temas de Proyectos de graduación de los 6 grupos, así como de sus respectivos Temarios, los cuales han sido analizados por los Coordinadores de las áreas de ELECTRÓNICA Y AUTOMATIZACIÓN INDUSTRIAL y POTENCIA., quienes están de acuerdo y recomiendan el Tribunal de Grado respectivo.

RESOLUCION 2007-177

SE APRUEBAN LOS CAMBIOS DE TEMAS DEL TÓPICO “ELECTRÓNICA DE POTENCIA EN CALIDAD DE ENERGIA” A CARGO DEL ING. SIXIFO FALCONES Z.:

GRUPO # 1

FRANCISCO JAVIER GARZÓN ANDRADE
MILDRED ROSA MEJIA ORELLANA
RENE DOGULAS PADILLA RIZZO

TEMA ANTERIOR : “ANÁLISIS, DISEÑO E IMPLEMENTACIÓN DE UN UPS OFF-LINE CONTROLADO POR UN DSP”

TEMA PROPUESTO: “ANÁLISIS, DISEÑO E IMPLEMENTACIÓN DE UN SISTEMA DE ALIMENTACIÓN ININTERRUMPIDA (UPS) BASADO EN UN CONVERTIDOR TRIFÁSICO MEDIANTE MODULACIÓN POR ANCHO DE PULSO CON LA TÉCNICA INUSOIDAL PWM (SPWM) CONTROLADO POR UN PROCESADOR DIGITAL DE SEÑAL (DSP)”

GRUPO # 2

ERWIN WOLF BLASCHKE
MATILDE URQUIZO CABRERA
MARCOS GÓMEZ ESPINOZA

TEMA ANTERIOR : “ANÁLISIS, DISEÑO E IMPLEMENTACIÓN DE UN UPQC CONTROLADO POR UN DSP

TEMA PROPUESTO: “ANÁLISIS, DISEÑO E IMPLEMENTACIÓN DE UN SISTEMA DE SUMINISTRO DE POTENCIA (UPS) INTERACTIVA BASADO EN UN CONVERTIDOR TRIFÁSICO, MODULADO POR ANCHO DE PULSOS CON LA TÉCNICA DE VECTOR ESPACIAL (SVPWM) CONTROLADO POR PROCESADOR DIGITAL DE SEÑAL (DSP)”

GRUPO # 3

JUAN CARLOS PAREDES ACOSTA
MARCELO XAVIER MOYANO PINOS
EDWIN RICARDO SERRANO VELOZ

TEMA ANTERIOR : “ANÁLISIS , DISEÑO E IMPLEMENTACIÓN DE UN DVR CONTROLADO POR UN DSP

TEMA PROPUESTO: “ANÁLISIS, DISEÑO E IMPLEMENTACIÓN DE UN RESTAURADOR DINÁMICO DE VOLTAJE (DVR) BASADO EN UN CONVERTIDOR TRIFÁSICO MODULADO POR ANCHO DE PULSO CON LA TÉCNICA DE VECTOR ESPACIAL (SVPWM) CONTROLADO POR DSP”

GRUPO # 4

JOSÉ GABRIEL ACOSTA VÉLIZ
CÉSAR LEONARDO RODRÍGUEZ EUGENIO

ALEX DAVID ROMERO VERA

TEMA ANTERIOR : “ANÁLISIS, DISEÑO E IMPLEMENTACIÓN DE UN FILTRO ACTIVO PARALELO CONTROLADO POR UN DSP

TEMA PROPUESTO: “ANÁLISIS, DISEÑO E IMPLEMENTACIÓN DE UN RESTAURADOR DINÁMICO DE VOLTAJE (DVR) BASADO EN UN CONVERTIDOR TRIFÁSICO PWM CON MODULACIÓN SINUSOIDAL CONTROLADO POR UN DSP”

GRUPO # 5

MARCO ROJAS BALCÁZAR
WALDO SÁNCHEZ BARRIOS
JOSÉ CÓRDOVA LEÓN

TEMA ANTERIOR : “ANÁLISIS, DISEÑO E IMPLEMENTACIÓN DE UN DSTATCOM CONTROLADO POR UN DSP

TEMA PROPUESTO: “ANÁLISIS, DISEÑO E IMPLEMENTACIÓN DE UN COMPENSADOR ESTÁTICO DE POTENCIA REACTIVA (DSTATCM) PARA CORRECCIÓN DE FACTOR DE POTENCIA, BASADO EN UN CONVERTIDOR TRIFÁSICO CON MODULACIÓN POR ANCHO DE PULSOS CON EL MÉTODO DE VECTOR ESPACIAL (SVPWM) CONTROLADO POR UN DSP”

GRUPO # 6

RAFAEL PÉREZ ORDOÑEZ
MARCOS GUERRERO ZAMBRANO
VÍCTOR LITUMA SILVA

TEMA ANTERIOR : “ANÁLISIS , DISEÑO E IMPLEMENTACIÓN DE UN FILTRO ACTIVO SERIE CONTROLADO POR UN DSP

TEMA PROPUESTO: “ANÁLISIS, DISEÑO E IMPLEMENTACIÓN DE UN COMPENSADOR ESTÁTICO DE POTENCIA REACTIVA PARA DISTRIBUCIÓN (DSTATCM) BASADO EN UN CONVERTIDOR TRIFÁSICO CON MODULACIÓN SINUSOIDAL DE ANCHO DE PULSO (SPWM), CONTROLADO POR UN PROCESADOR DIGITAL DE SEÑAL (DSP)”

TEMARIO TESIS BAJO LA MODALIDAD DE TÓPICO PRESENTADO POR EL SR. FRANCISCO JAVIER GARZÓN ANDRADE, SR.TA. MILDRED ROSA MEJIA ORELLANA Y EL SR. RENE DOUGLAS PADILLA RIZZO

RESOLUCION # 2007-178

APROBAR EL TEMARIO DE TESIS BAJO LA MODALIDAD DE TÓPICO PRESENTADO POR EL SR. **FRANCISCO J. GARZÓN A., Srta. MILDRED R. MEJIA P. y el Sr. RENE D. PADILLA R.**, CUYO TITULO ES “ANÁLISIS, DISEÑO E IMPLEMENTACIÓN DE UN SISTEMA DE ALIMENTACIÓN ININTERRUMPIDA (UPS) BASADO EN UN CONVERTIDOR TRIFÁSICO MEDIANTE MODULACIÓN POR ANCHO DE PULSO CON LA TÉCNICA SINUSOIDAL PWM (SPWM) CONTROLADO POR UN PROCESADOR DIGITAL DE SEÑAL (DSP)”; CONSIDERANDO QUE TIENE EL INFORME DEL COORDINADOR DE ELECTRÓNICA Y AUTOMATIZACIÓN INDUSTRIAL, DEBIENDO CORREGIR :

CONCLUSIONES Y RECOMENDACIONES, DEBE IR EN LUGAR DE OBSERVACIÓN **BIBLIOGRAFÍA** NO ES CAPÍTULO .

SE DESIGNA EL SIGUIENTE TRIBUNAL DE GRADO:

PRESIDENTE SUB-DECANO	ING. HOLGER CEVALLOS U.
DIRECTOR	ING. SIXIFO FALCONES Z.
MIEMBROS PRINCIPALES	ING. CARLOS SALAZAR
	ING. CARLOS VALDIVIESO A.
MIEMBROS SUPLENTE	ING. EFREN HERRERA M.
	ING. ALBERTO MANZUR H.

TEMARIO TESIS BAJO LA MODALIDAD DE TÓPICO PRESENTADO POR EL SR. ERWIN WOLF BLASCHKE, SRta. MATILDE URQUIZO CABRERA Y EL SR. MARCOS GÓMEZ ESPINOZA

RESOLUCION # 2007-179

APROBAR EL TEMARIO DE TESIS BAJO LA MODALIDAD DE TÓPICO PRESENTADO POR EL SR. **ERWIN WOLF B., Srta. MATILDE URQUIZO C. y el Sr. MARCIS GÓMEZ E.**, CUYO TITULO ES “ANÁLISIS, DISEÑO E IMPLEMENTACIÓN DE UN SISTEMA DE SUMINISTRO DE POTENCIA (UPS) INTERACTIVA BASADO EN UN CONVERTIDOR TRIFÁSICO, MODULADO POR ANCHO DE PULSOS CON LA TÉCNICA DE VECTOR ESPACIAL (SVPWM) CONTROLADO POR PROCESADOR DIGITAL DE SEÑAL (DSP)”; CONSIDERANDO QUE TIENE EL INFORME DEL COORDINADOR DE ELECTRÓNICA Y AUTOMATIZACIÓN INDUSTRIAL, DEBIENDO CORREGIR:.

CONCLUSIONES Y RECOMENDACIONES, DEBE IR EN LUGAR DE OBSERVACIÓN **BIBLIOGRAFÍA** NO ES CAPÍTULO .

SE DESIGNA EL SIGUIENTE TRIBUNAL DE GRADO:

PRESIDENTE SUB-DECANO	ING. HOLGER CEVALLOS U.
-----------------------	-------------------------

CONVERTIDOR TRIFÁSICO PWM CON MODULACIÓN SINUSOIDAL CONTROLADO POR UN DSP”; CONSIDERANDO QUE TIENE EL INFORME DEL COORDINADOR DE ELECTRÓNICA Y AUTOMATIZACIÓN INDUSTRIAL, DEBIENDO CORREGIR:.

INCLUIR INTRODUCCIÓN ANTES DEL CAPÍTULO 1
CONCLUSIONES Y RECOMENDACIONES, DEBE IR EN LUGAR DE OBSERVACIÓN
BIBLIOGRAFÍA NO ES ANEXO

SE DESIGNA EL SIGUIENTE TRIBUNAL DE GRADO:

PRESIDENTE SUB-DECANO	ING. HOLGER CEVALLOS U.
DIRECTOR	ING. SIXIFO FALCONES Z.
MIEMBROS PRINCIPALES	ING. HOLGER CEVALLOS U. ING. ALBERTO MANZUR H.
MIEMBROS SUPLENTE	ING. CARLOS VALDIVIESO A. ING. ALBERTO LARCO G.

TEMARIO TESIS BAJO LA MODALIDAD DE TÓPICO PRESENTADO POR LOS SRS. MARCO ROJAS BALCÁZAR, WALDO SÁNCHEZ BARRIOS Y JOSÉ CÓRDOVA LEÓN

RESOLUCION # 2007-182

APROBAR EL TEMARIO DE TESIS BAJO LA MODALIDAD DE TÓPICO PRESENTADO POR LOS SRS. **MARCO ROJAS B., WALDO SÁNCHEZ B. Y JOSÉ CÓRDOVA L.**, CUYO TITULO ES “ANÁLISIS, DISEÑO E IMPLEMENTACIÓN DE UN COMPENSADOR ESTÁTICO DE POTENCIA REACTIVA (DSTATCM) PARA CORRECCIÓN DE FACTOR DE POTENCIA, ASADO EN UN CONVERTIDOR TRIFÁSICO CON MODULACIÓN POR ANCHO DE PULSOS CON EL MÉTODO DE VECTOR ESPACIAL (SVPWM) CONTROLADO POR UN DSP”; CONSIDERANDO QUE TIENE EL INFORME DEL COORDINADOR DE ELECTRÓNICA Y AUTOMATIZACIÓN INDUSTRIAL, DEBIENDO CORREGIR:.

CONCLUSIONES Y RECOMENDACIONES, DEBE IR EN LUGAR DE **OBSERVACIÓN**

BIBLIOGRAFÍA NO ES ANEXO

INCLUIR INTRODUCCIÓN Y OBJETIVOS ANTES DEL CAPÍTULO 1

SE DESIGNA EL SIGUIENTE TRIBUNAL DE GRADO:

PRESIDENTE SUB-DECANO	ING. HOLGER CEVALLOS U.
DIRECTOR	ING. SIXIFO FALCONES Z.
MIEMBROS PRINCIPALES	ING. ALBERTO MANZUR H. ING. JORGE CHIRIBOGA V.

MIEMBROS SUPLENTE

ING. HOLGER CEVALLOS U.
ING. OTTO ALVARADO M.

**TEMARIO TESIS BAJO LA MODALIDAD DE TÓPICO PRESENTADO POR
LOS SRS. RAFAEL PÉREZ ORDOÑEZ, MARCOS GUERRERO ZAMBRANO
Y VÍCTOR LITUMA SILVA**

RESOLUCION # 2007-183

APROBAR EL TEMARIO DE TESIS BAJO LA MODALIDAD DE TÓPICO PRESENTADO POR LOS SRS. MARCO ROJAS B., WALDO SÁNCHEZ B. Y JOSÉ CÓRDOVA L., CUYO TITULO ES “ANÁLISIS, DISEÑO E IMPLEMENTACIÓN DE UN COMPENSADOR ESTÁTICO DE POTENCIA REACTIVA PARA DISTRIBUCIÓN (DSTATCM) BASADO EN UN CONVERTIDOR TRIFÁSICO CON MODULACIÓN SINUSOIDAL DE ANCHO DE PULSO (SPWM), CONTROLADO POR UN PROCESADOR DIGITAL DE SEÑAL (DSP)”; CONSIDERANDO QUE TIENE EL INFORME DEL COORDINADOR DE ELECTRÓNICA Y AUTOMATIZACIÓN INDUSTRIAL, DEBIENDO CORREGIR:.

CONCLUSIONES Y RECOMENDACIONES, DEBE IR EN LUGAR DE OBSERVACIÓN

SE DESIGNA EL SIGUIENTE TRIBUNAL DE GRADO:

PRESIDENTE SUB-DECANO	ING. HOLGER CEVALLOS U.
DIRECTOR	ING. SIXIFO FALCONES Z.
MIEMBROS PRINCIPALES	ING. ALBERTO MANZUR H. ING. OTTO ALVARADO M.
MIEMBROS SUPLENTE	ING. JORGE ARAGUNDI R. ING. EFREN HERRERA M.