

**ACTA DE RESOLUCIONES DEL CONSEJO DIRECTIVO
DE LA FACULTAD DE INGENIERÍA
EN ELECTRICIDAD Y COMPUTACIÓN (FIEC)
REUNIDO EL 10 DE ENERO DEL 2011**

EN LA CIUDAD DE GUAYAQUIL, CAMPUS GUSTAVO GALINDO V. DE LA ESPOL, EN LA SALA DEL CONSEJO DIRECTIVO DE LA FIEC SE REÚNEN EL DÍA 10 DE ENERO DEL 2011 LOS SIGUIENTES MIEMBROS: ING. SERGIO FLORES M., DECANO Y QUIEN PRESIDE, ING. JORGE ARAGUNDI R., SUB-DECANO; ING. ADOLFO SALCEDO G, DR. BORIS VINTIMILLA B. ALTERNO DEL ING. GUIDO CAICEDO R., DRA. KATHERINE CHILUIZA G. Y CARLOS VILLAFUERTE P.

Actúa como Secretaria la Sra. LEONOR CAICEDO G., quien constata el quórum, e indica el Orden del Día:

1. DELEGADO FIEC A LA COMISIÓN CALIFICADORA CONCURSO DE MÉRITOS Y OPOSICIÓN PÚBLICO PARA EL NOMBRAMIENTO DE 1 PROFESOR TITULAR A TIEMPO COMPLETO EN EL ÁREA DE ANÁLISIS DE SISTEMAS
2. DELEGADO FIEC A LA COMISIÓN CALIFICADORA CONCURSO DE MÉRITOS Y OPOSICIÓN PÚBLICO PARA EL NOMBRAMIENTO DE 1 PROFESOR TITULAR A TIEMPO COMPLETO EN EL ÁREA DE ANÁLISIS DE SISTEMAS
3. DELEGADOS DE LA FIEC A LA COMISIÓN CALIFICADORA DE LOS CONCURSOS DE MÉRITOS Y OPOSICIÓN PÚBLICO PARA EL NOMBRAMIENTO DE 1 PROFESOR TITULAR A TIEMPO COMPLETO EN OTRAS ÁREAS

El mismo que es aprobado.

1. DELEGADO FIEC A LA COMISIÓN CALIFICADORA CONCURSO DE MÉRITOS Y OPOSICIÓN PÚBLICO PARA EL NOMBRAMIENTO DE 1 PROFESOR TITULAR A TIEMPO COMPLETO EN EL ÁREA DE SISTEMAS ELÉCTRICOS DE POTENCIA

Considerando que mediante Resolución **CAC-2010-217** la Comisión Académica reunido el 19 de Agosto del 2010, resolvió:

“APROBAR EL PEDIDO QUE HACE EL CONSEJO DIRECTIVO DE LA FACULTAD DE INGENIERÍA EN ELECTRICIDAD Y COMPUTACIÓN PARA QUE SE CONVOQUE A CONCURSO DE MÉRITOS Y OPOSICIÓN PARA PROVEER DE UN PROFESOR TITULAR A 40 HORAS, PARA EL ÁREA DE SISTEMAS ELÉCTRICOS DE POTENCIA

CON LOS SIGUIENTES REQUISITOS:

1. ÁREA: SISTEMAS ELÉCTRICOS
2. TÍTULO: PhD EN INGENIERÍA ELÉCTRICA O EQUIVALENTE
3. CAPACITADO (A): PARA EL DICTADO DE TEMAS, TALES COMO: MODELADO DE SISTEMAS ELÉCTRICOS DE POTENCIA, PLANIFICACIÓN DE SISTEMAS ELÉCTRICOS DE POTENCIA, MANEJO DE ALGORITMOS DE INTELIGENCIA ARTIFICIAL, HERRAMIENTAS Y SIMULADORES PARA SISTEMAS ELÉCTRICOS DE POTENCIA, ESTABILIDAD Y CONTROL, IDENTIFICACIÓN DE SISTEMAS, TECNOLOGÍAS DE ENERGÍAS RENOVABLES;
4. EXPERIENCIA MÍNIMA DE 2 AÑOS E DOCENCIA UNIVERSITARIA O INVESTIGACIÓN,
5. TENER: POR LO MENOS 2 ARTÍCULOS PUBLICADOS EN LOS ÚLTIMOS 5 AÑOS EN REVISTAS CIENTÍFICAS INTERNACIONALES INDEXADAS DE MEDIO Y ALTO IMPACTO;
6. EXPERIENCIA EN PRESENTACIÓN DE PROPUESTAS DE PROYECTOS DE INVESTIGACIÓN, SERVICIOS A LA INDUSTRIA Y OBTENCIÓN DE FONDOS CONCURSABLES A NIVEL NACIONAL E INTERNACIONAL; Y,
7. DOMINIO DEL IDIOMA INGLÉS.”;

El Consejo Directivo resuelve:

RESOLUCIÓN 2011-018

DESIGNAR AL ING. ADOLFO SALCEDO GUERRERO COMO DELEGADO DEL CONSEJO DIRECTIVO PARA QUE INTEGRE LA COMISIÓN CALIFICADORA PARA EL CONCURSO DE MÉRITOS Y OPOSICIÓN PÚBLICO PARA PROVEER DE UN PROFESOR TITULAR A 40 HORAS, PARA EL ÁREA DE SISTEMAS ELÉCTRICOS DE POTENCIA

2. DELEGADO FIEC A LA COMISIÓN CALIFICADORA CONCURSO DE MÉRITOS Y OPOSICIÓN PÚBLICO PARA EL NOMBRAMIENTO DE 1 PROFESOR TITULAR A TIEMPO COMPLETO EN EL ÁREA DE ANÁLISIS DE SISTEMAS

Considerando que mediante Resolución **CAc-2011-006** la COMISIÓN ACADÉMICA reunida el 4 de Enero del 2011, resolvió:

“DE CONFORMIDAD CON EL PEDIDO DE QUE HACE EL CONSEJO DIRECTIVO DE LA FACULTAD DE INGENIERÍA EN ELECTRICIDAD Y COMPUTACIÓN, RECOMENDAR QUE SE APRUEBE EL RESPECTIVO CONCURSO DE MÉRITOS Y OPOSICIÓN PÚBLICO, PARA EL NOMBRAMIENTO DE UN PROFESOR TITULAR A TIEMPO COMPLETO EN EL ÁREA DE ANÁLISIS DE SISTEMAS, CON LAS SIGUIENTES DIRECTRICES:

INGENIERÍA EN ELECTRICIDAD Y COMPUTACIÓN, ÁREA DE ANÁLISIS DE SISTEMAS

1. TÍTULO : PhD EN INGENIERÍA O EQUIVALENTE
2. EXPERIENCIA MÍNIMA DE 2 AÑOS EN DOCENCIA UNIVERSITARIA O INVESTIGACIÓN EN EL ÁREA DE ANÁLISIS DE SISTEMAS
3. CAPACITADO (A): PARA EL DICTADO DE TEMAS EN EL ÁREA DE ANÁLISIS DE SISTEMAS DE INGENIERÍA, TALES COMO:
 - ANÁLISIS DE SISTEMAS COMPLEJOS APLICADOS A PROBLEMAS DE INGENIERÍA,
 - APLICACIÓN DE SISTEMAS EXPERTOS EN LA GESTIÓN DE RECURSOS NATURALES; Y,
 - SISTEMAS DE SOPORTE A LA DECISIÓN PARA LA GESTIÓN DE SISTEMAS NATURALES.
4. EXPERIENCIA EN PRESENTACIÓN DE PROPUESTAS DE PROYECTOS DE INVESTIGACIÓN, SERVICIOS A LA INDUSTRIA Y OBTENCIÓN DE FONDOS CONCURSABLES A NIVEL NACIONAL E INTERNACIONAL
5. HABER PRESENTADO ARTÍCULO EN CONGRESOS, PROCEEDINGS DE CONFERENCIAS O REVISTAS ESPECIALIZADAS Y TENER AL MENOS UNA PUBLICACIÓN CIENTÍFICA RELACIONADA CON EL ANÁLISIS DE SISTEMAS EN GESTIÓN DE RECURSOS HÍDRICOS
6. DOMINIO DEL IDIOMA INGLÉS”

El Consejo Directivo resuelve:

RESOLUCIÓN 2011-019

DESIGNAR AL ING. CARLOS JORDÁN V. COMO DELEGADO DEL CONSEJO DIRECTIVO PARA QUE INTEGRE LA COMISIÓN CALIFICADORA PARA EL CONCURSO DE MÉRITOS Y OPOSICIÓN PÚBLICO PARA PROVEER DE UN PROFESOR TITULAR A 40 HORAS, PARA EL ÁREA DE ANÁLISIS DE SISTEMAS.

3. DELEGADOS DE LA FIEC A LA COMISIÓN CALIFICADORA DE LOS CONCURSOS DE MÉRITOS Y OPOSICIÓN PÚBLICO PARA EL NOMBRAMIENTO DE 1 PROFESOR TITULAR A TIEMPO COMPLETO EN OTRAS ÁREAS

Considerando que mediante Resolución # 2011-010 el Consejo Directivo de la FIEC reunido el 3 de Enero del 2011 resolvió:

“SOLICITAR AL SR. RECTOR DE LA ESPOL, LA AUTORIZACIÓN RESPECTIVA PARA REALIZAR LAS CONVOCATORIAS PARA CONCURSOS PÚBLICOS DE MEREcimientos Y OPOSICIÓN PARA ACCEDER, EN UNA PRIMERA FASE, A LA TITULARIDAD DE LA CÁTEDRA EN LA ESPOL DE 15 PROFESORES TITULARES A TIEMPO COMPLETO, DE ACUERDO CON LAS NECESIDADES DE LA FACULTAD, QUE SE ENCUENTRAN EN EL DOCUMENTO ADJUNTO, EN EL QUE SE DESCRIBE EL ÁREA Y LOS CURSOS QUE ESTOS PROFESORES DICTARÁN DURANTE EL I Y II

TÉRMINOS.”

Este Consejo resuelve

RESOLUCIÓN 2011-020

DESIGNAR A LOS **DELEGADOS DE LA FIEC A LA COMISIÓN CALIFICADORA** DE LOS SIGUIENTES CONCURSOS DE MÉRITOS Y OPOSICIÓN PÚBLICO PARA EL NOMBRAMIENTO DE 1 PROFESOR TITULAR A TIEMPO COMPLETO:

ÁREA

PROFESOR DELEGADO

ELECTRÓNICA BÁSICA : ELECTRÓNICA ANALÓGICA 1	ING MIGUEL YAPUR A.
ELECTRÓNICA BÁSICA: ELECTRÓNICA ANALÓGICA 2	ING, CÉSAR MARTÍN M.
ELECTRÓNICA BÁSICA: ELECTRÓNICA ANALÓGICA 3	ING. MIGUEL YAPUR A.
ELECTRÓNICA BÁSICA: ELECTRÓNICA DIGITAL 1	ING. HUGO VILLAVICENCIO
ELECTRÓNICA BÁSICA: ELECTRÓNICA DIGITAL 2	ING. HUGO VILLAVICENCIO
CARRERA ING. EN TELEMÁTICA: REDES DE DATOS	ING. GUIDO CAICEDO R.
CARRERA ING. EN TELEMÁTICA: SISTEMAS	DR. XAVIER OCHOA CH,
CARRERA ING. EN ELECTRÓNICA Y TELECOMUNICACIONES: REDES DE DATOS	ING. JUAN C. AVILÉS C.
CARRERA ING. EN ELECTRÓNICA Y TELECOMUNICACIONES: TELECOMUNICACIONES	ING. PEDRO VARGAS G.
CARRERA LIC. EN REDES Y SISTEMAS OPERATIVOS: REDES DE DATOS	ING. GUIDO CAICEDO R.
CARRERA LIC. EN REDES Y SISTEMAS OPERATIVOS: SISTEMAS OPERATIVOS	DR. XAVIER OCHOA CH.
CARRERA ING. EN CC. COMPUTACIONALES:	

SISTEMAS DE INFORMACIÓN

ING. GUIDO CAICEDO R.

CARRERA ING. EN CC.
COMPUTACIONALES:
APLICACIONES WEB

ING. ANA TAPIA R.

CARRERA ING. EN CC.
COMPUTACIONALES:
BASES DE DATOS

DRA. KATHERINE CHILUIZA G.

CARRERA ING. EN CC.
COMPUTACIONALES:
ORGANIZ. DE COMPUTADORAS

ING. ANA TAPIA R.